

Литература:

1. Лачин В.И., Савелов Н.С. Электроника. - Ростов н/Д.: Феникс, 2005.
2. Пряшников В.А. Электроника: Полный курс лекций. — СПб.: КОРОНА принт., 2006.
3. Гоноровский И.С. Радиотехнические цепи и сигналы. — М.: Дрофа, 2006.
4. Гусев В.Г., Гусев Ю.М. Элетроника. — М.: Высшая школа, 1991.
5. Данилов И.А., Иванов П.М. Общая электротехника с основами элетроники. — М.: Высшая школа, 2004
6. Чижма С.Н. Основы схемотехники. - Омск: Апельсин, 2008.

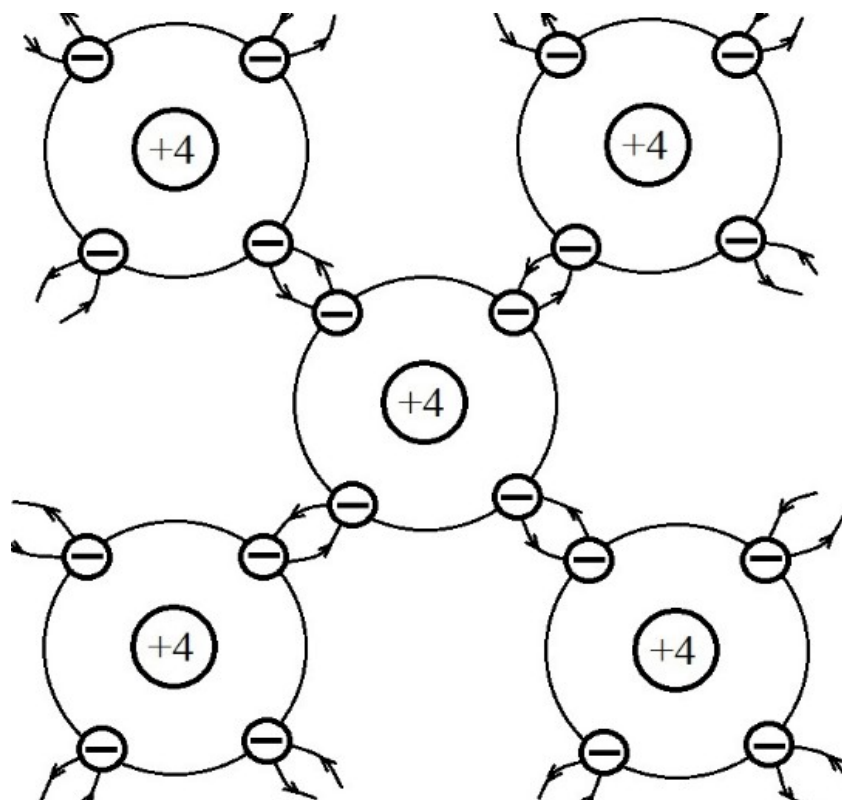
В курсе электротехники изучаются свойства элементов, законы и методы расчета электрических линейных цепей, рассматриваются особенности трехфазных и нелинейных цепей, процессы в цепи при воздействии на нее изменяющихся напряжений, а также переходные процессы.

В курсе электроники даются сведения по устройству и применению полупроводниковых элементов в различных приборах.

Схемотехника — научно-техническое направление, охватывающее проблемы проектирования и исследования схем электронных устройств радиотехники и связи, вычислительной техники, автоматики и др. областей техники.

Полупроводники и их свойства

Полупроводниковые материалы занимают промежуточное положение между изоляторами и проводниками. К полупроводникам относятся элементы 4 группы периодической системы элементов Д.И.Менделеева, которые на внешней оболочке имеют 4 валентных электрона. Типичные полупроводники — германий (Ge) и кремний (Si).



Сопротивление полупроводников сильно зависит от их **температуры**. При очень низкой температуре, близкой к абсолютному нулю (-273°C), они ведут себя по отношению к электрическому току как изоляторы, потому что в них нет свободных электронов. Чем выше температура полупроводника, тем больше в нем свободных электронов и дырок. Поэтому сопротивление полупроводников с ростом температуры уменьшается, а электропроводность увеличивается. В чистом полупроводнике число высвободившихся в каждый момент времени электронов равно числу образующихся дырок. Общее число их при комнатной температуре невелико, поэтому **собственная электропроводность** полупроводников мала.

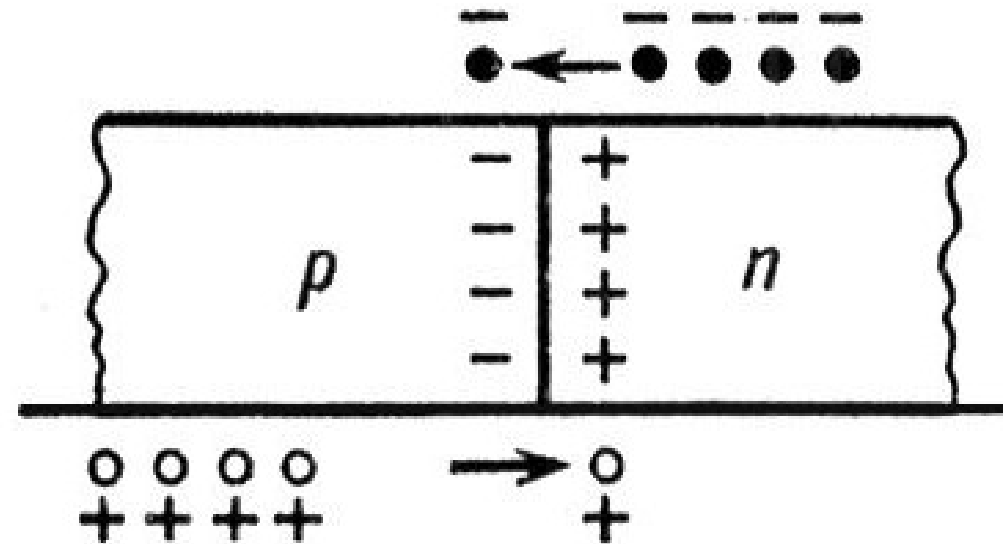
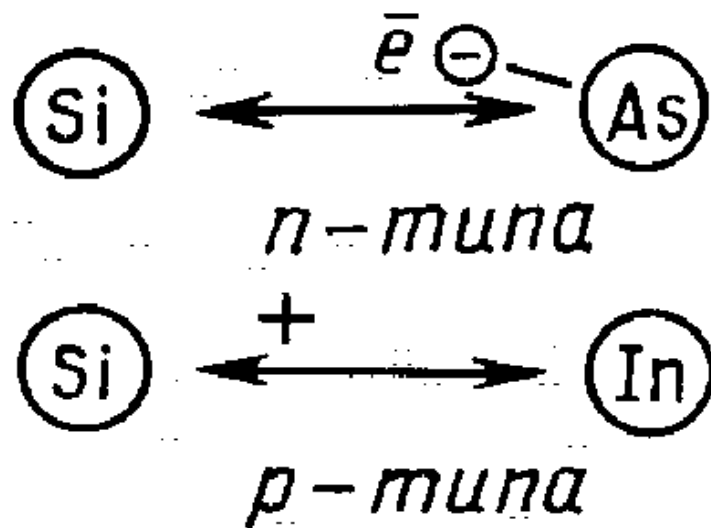
Полупроводники и их свойства

Электропроводность полупроводников резко увеличивается при введении в них атомов некоторых других элементов. Такой процесс называется **легированием**, а соответствующие полупроводниковые материалы — легированными. В качестве легирующих примесей применяют элементы 3 и 5 групп периодической системы элементов Д.И.Менделеева.

Элементы III группы (например, индий In, бор B, алюминий Al) имеют три валентных электрона, поэтому при образовании валентных связей одна связь оказывается только с одним электроном. Такие полупроводники обладают дырочной электропроводностью, т. к. в них основными носителями заряда являются **дырки**. Под дыркой понимается место, не занятое электроном, которому присваивается положительный заряд. Такие полупроводники также называются полупроводниками **p-типа**, а примесь, благодаря которой в полупроводнике оказался недостаток электронов, называется **акцепторной**.

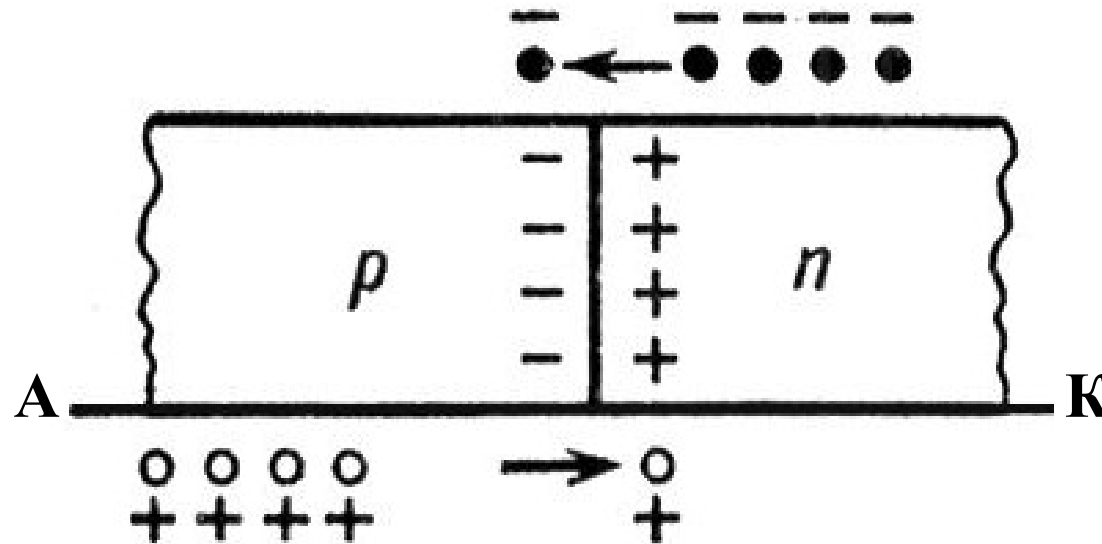
Элементы V группы (например, мышьяк As, фосфор P, сурьма Sb) имеют пять валентных электронов, поэтому при образовании валентных связей один электрон оказывается лишним. Такие полупроводники обладают электронной электропроводностью, т. к. в них основными носителями заряда являются электроны. Они называются полупроводниками **n-типа**, а примесь, благодаря которой в полупроводнике оказался избыток электронов, называется **донорной**.

Полупроводники и их свойства



Если монокристалл полупроводника с одной стороны легировать примесью p-типа, а с другой — примесью n-типа, то между этими областями с различным типом проводимости образуется p-n-переход. Некоторые дырки диффундируют в область n, а свободные электроны — из области n в область p. В результате область p получает небольшой отрицательный заряд, а область n — положительный. В тонком слое между областями n и p электроны и дырки рекомбинируют, поэтому этот слой имеет очень мало свободных носителей заряда — его называют **обедненным**. Он действует как потенциальный барьер, т. е. препятствует диффузии дырок и электронов, которые находятся в этом месте в состоянии динамического равновесия.

Полупроводники и их свойства



Если приложить внешнее напряжение к зажимам полупроводника таким образом, что точка А (анод) имеет положительный потенциал по отношению к точке К (катод), то будет наблюдаться уменьшение толщины обедненного слоя и, как следствие, снижение потенциального барьера, что способствует протеканию тока через р-п-переход. Этот ток называется **прямым**.

Полупроводники и их свойства

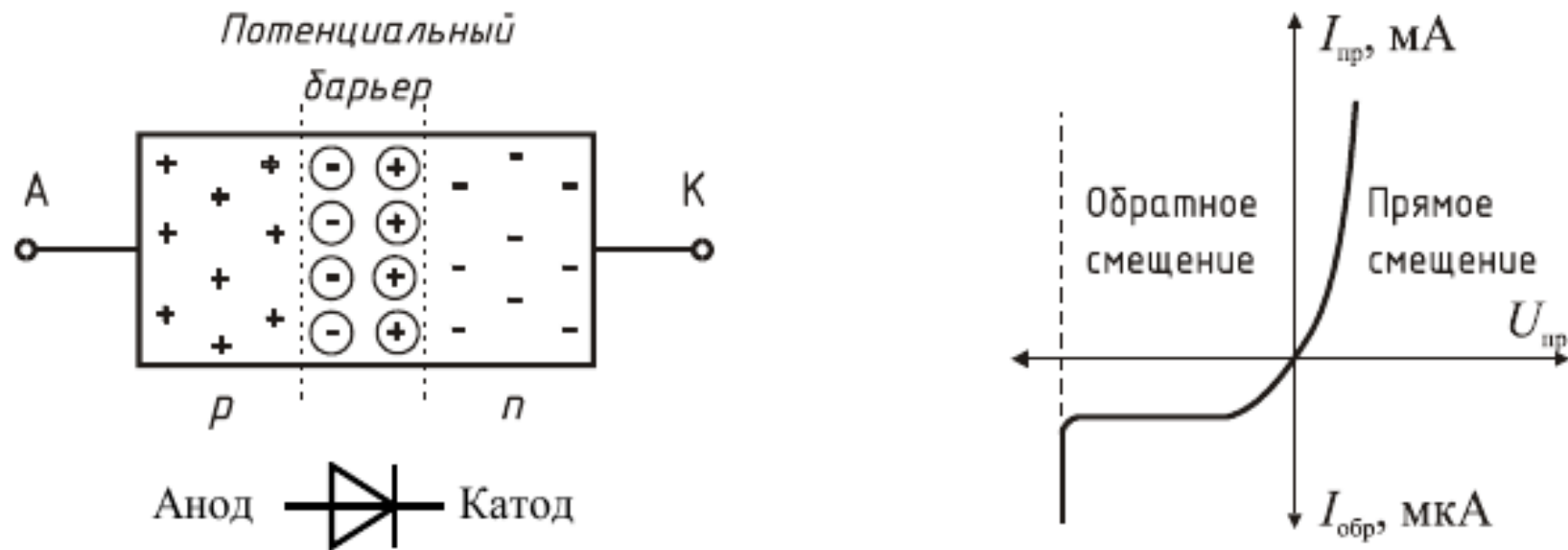


Рисунок 1 – p - n -переход и его вольт-амперная характеристика

С увеличением внешнего напряжения ток через переход возрастает по экспоненциальному закону до тех пор, пока внешнее напряжение не станет равным по величине потенциального барьера, т.е. результирующее напряжение на переходе станет равным нулю, что приведет к возрастанию тока, который ограничивается только сопротивлением полупроводникового материала.

Если полярность внешнего напряжения изменить на обратное, то величина потенциального барьера возрастает и основные носители окажутся блокированными. В этих условиях, однако, через переход будет протекать незначительный ток, называемый **обратным током** или **током утечки**. При возрастании внешнего обратного напряжения этот ток остается постоянным, пока напряжение не достигнет точки пробоя. В этой точке при постоянном напряжении ток быстро возрастает. Ток утечки сильно зависит от температуры.

Полупроводники и их свойства

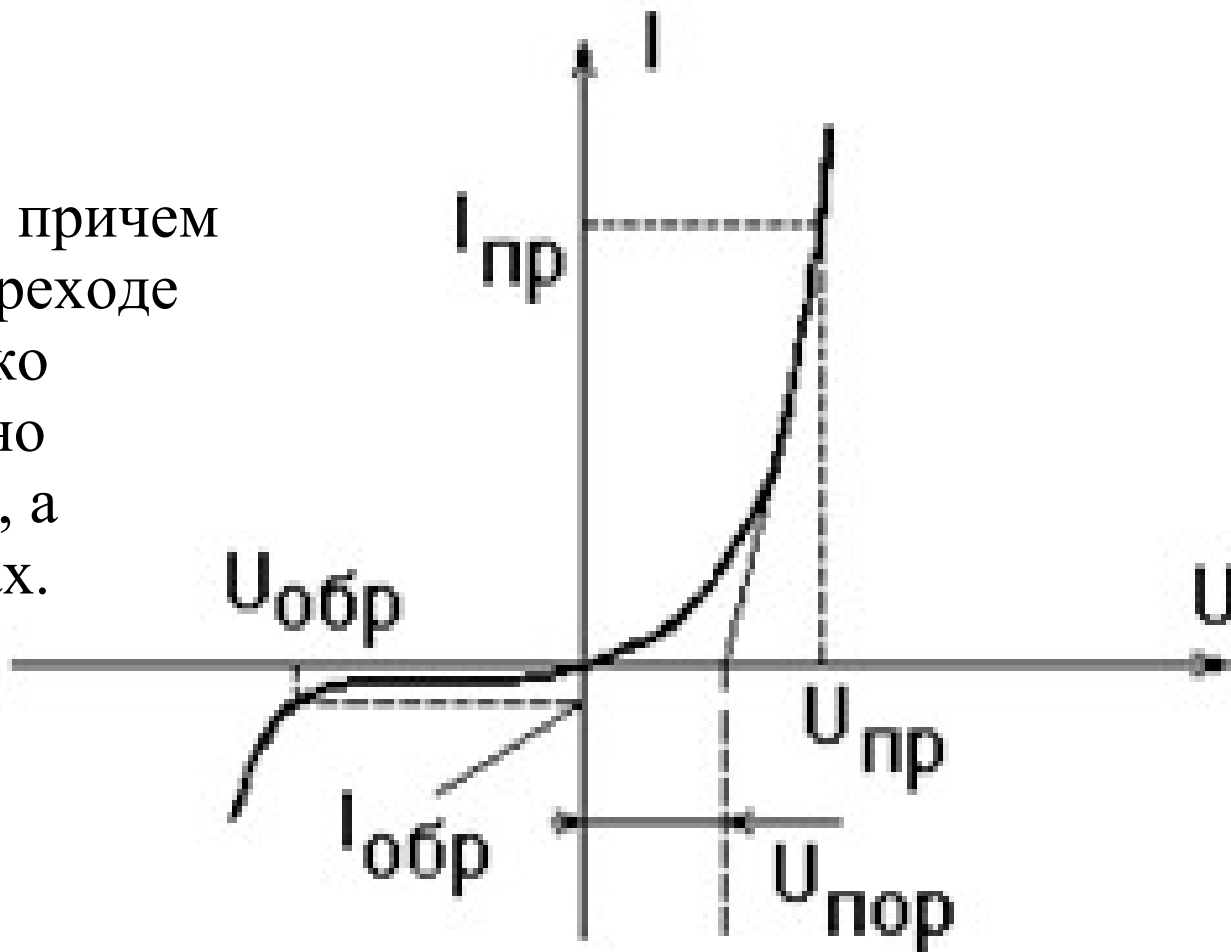
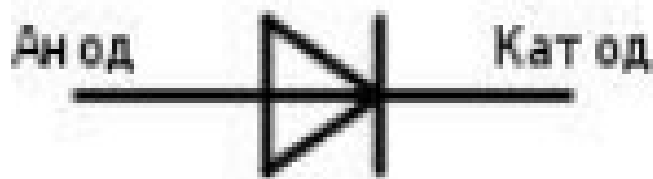
Основные причины возникновения тока утечки следующие:

а) образование неосновных носителей при нагревании, воздействии радиации и нарушениях структуры кристаллической решетки. В этих случаях образуются электронно-дырочные пары и носители заряда, которые являются неосновными, свободно проходят через p - n переход, смещенный в обратном направлении для основных носителей. Образование электронно-дырочных пар при нагревании является наиболее существенной причиной возрастания тока утечки;

б) поверхностные токи утечки являются существенным фактором только для кремниевых приборов, в которых тепловой ток утечки весьма незначителен. Поверхностный ток утечки часто обусловлен загрязнением поверхности и в конечном итоге снижает обратное сопротивление перехода.

Полупроводниковые диоды

Описанные явления иллюстрируются ВАХ полупроводникового диода, причем масштаб по оси тока при переходе через начало координат резко меняется: прямой ток обычно измеряется в миллиамперах, а обратный — в микроамперах.



В условном графическом обозначении полупроводникового диода треугольник является анодом, черточка — катодом. Прямой ток проходит тогда, когда анод имеет положительный потенциал относительно катода. Следовательно, треугольник можно рассматривать как острие стрелки, показывающей условное направление прямого тока. Именно в этом направлении при прямом токе движутся дырки, электроны же движутся в противоположном направлении.

Полупроводниковые диоды

В процессе подачи напряжения плюсом на р-полупроводник и минусом на n-полупроводник внешнее электрическое поле будет направлено против внутреннего электрического поля р-n перехода и при достаточном напряжении электроны преодолеют р-n переход, и в цепи диода появится электрический ток (прямая проводимость).

При подаче напряжения минусом на область с полупроводником р-типа и плюсом на область с полупроводником n-типа между двумя областями возникает область, которая не имеет свободных носителей электрического тока (обратная проводимость). Обратный ток полупроводникового диода не равен нулю, так как в обеих областях всегда есть неосновные носители заряда. Для этих носителей р-n переход будет открыт.

Полупроводниковые диоды

Технологический процесс создания электронно-дырочного перехода может быть различным: сплавление (сплавные диоды), диффузия одного вещества в другое (диффузионные диоды), эпитаксия – ориентированный рост одного кристалла на поверхности другого (эпитаксиальные диоды) и др. По конструкции электронно-дырочные переходы могут быть симметричными и несимметричными, резкими и плавными, плоскостными и точечными и др. Однако для всех типов переходов основным свойством является несимметричная электропроводность, при которой в одном направлении кристалл пропускает ток, а в другом – не пропускает. На практике находят применение точечные, плоскостные и диффузные диоды.

В зависимости от соотношений линейных размеров выпрямляющего p - n -перехода и характеристической длины различают плоскостные и точечные диоды.

Полупроводниковые диоды

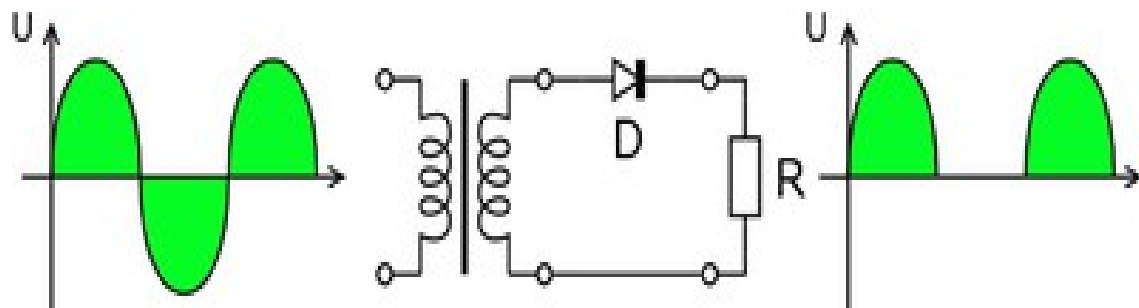
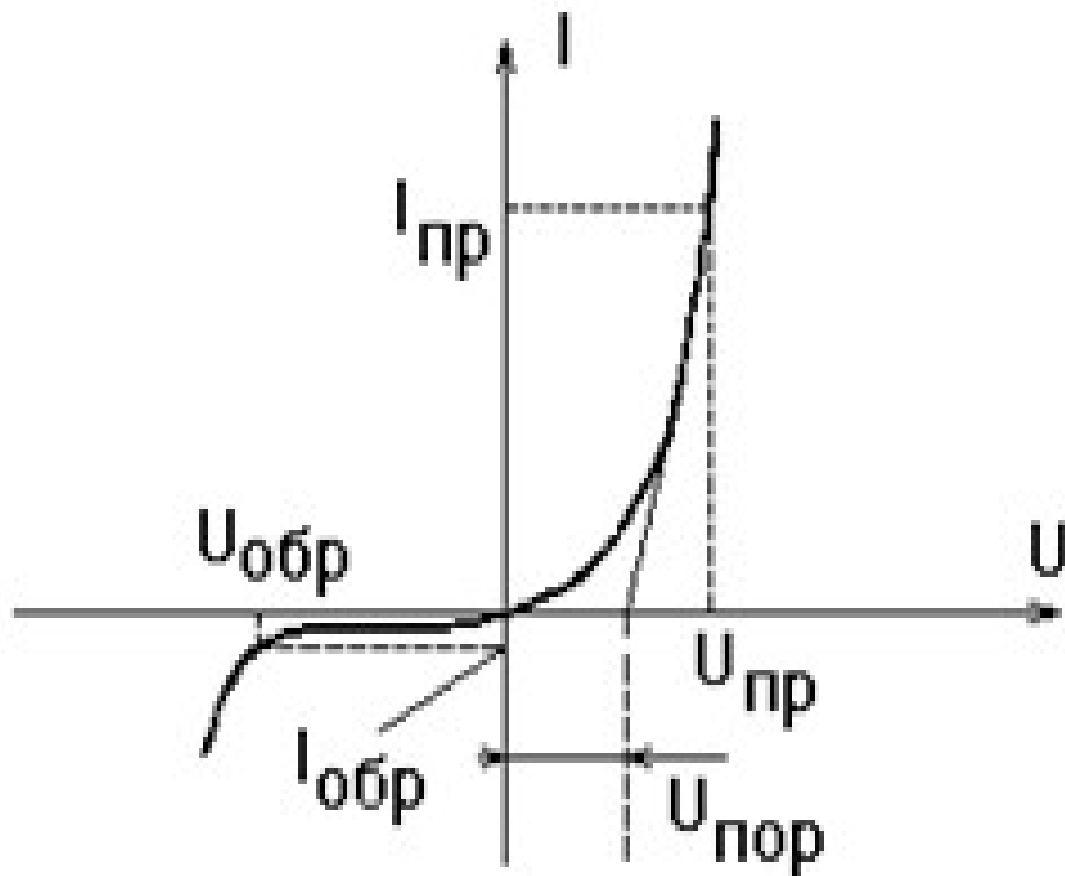
Точечный диод образуется в месте контакта небольшой пластины полупроводника и острия металлической проволоки. Линейные размеры перехода меньше его ширины. Благодаря малой площади диод обладает малой емкостью перехода (менее 1 пФ), относительно небольшим временем переключения (десятки наносекунд) и используется на любых частотах вплоть до СВЧ. Малая площадь перехода определяет также небольшой допустимый ток (до 20 мА). Точечные диоды обычно выполняются на основе германия.

Плоскостные сплавные диоды имеют плоский электрический переход, линейные размеры которого (определяющие его площадь) значительно больше ширины p - n -перехода. Это обуславливает бóльшую емкость (десятки пикофард), чем у точечных, и ограничивает использование по частоте (не выше десятков килогерц). Допустимый ток в плоскостных диодах находится в пределах от десятков миллиампер до сотен ампер.

Диффузные диоды изготавливаются посредством диффузии в полупроводниковую пластину примеси, находящейся в газообразной, жидкой или твердой фазах. Имеют малую собственную емкость и малое значение постоянной времени (до наносекунд).

Полупроводниковые диоды

Таким образом, при подключении полупроводникового диода в прямом направлении через него протекает большой ток, а при обратном включении при $U < U_{обр}$, ток протекающий через р-п-переход, крайне мал. Это означает, что полупроводниковый диод пропускает ток в прямом направлении (положительном) и не пропускает ток в обратном направлении (отрицательном), т. е. действует как **выпрямитель**.



Полупроводниковые диоды

Прямое и обратное сопротивление диода постоянному току (*статическое сопротивление*) выражается следующими соотношениями:

$$r_{\text{пр}} = U_{\text{пр}0} / I_{\text{пр}0}; \quad r_{\text{обр}} = U_{\text{обр}0} / I_{\text{обр}0}.$$

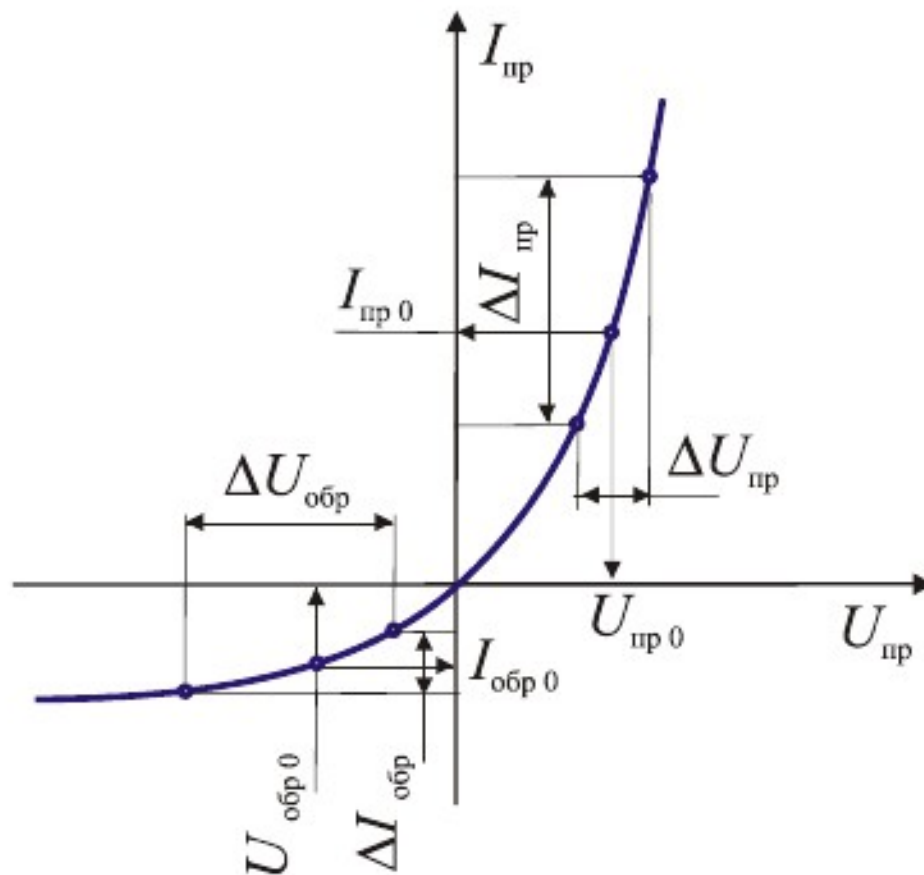


Рисунок — Определение статического и динамического сопротивлений по ВАХ

Прямое и обратное *дифференциальные* сопротивления (сопротивление по переменному току):

$$r_{\text{диф. пр}} = \Delta U_{\text{пр}} / \Delta I_{\text{пр}};$$

$$r_{\text{диф. обр}} = \Delta U_{\text{обр}} / \Delta I_{\text{обр}}.$$

В зависимости от того, на каком участке ВАХ расположена заданная рабочая точка, значение статического сопротивления может быть меньше, равно или больше значения динамического сопротивления. Статическое сопротивление диода всегда положительно, в то время как динамическое может быть и отрицательным.

Полупроводниковые диоды

На электропроводность полупроводников значительное влияние оказывает температура. При повышении температуры усиливается генерация пар носителей заряда, то есть увеличивается концентрация носителей и проводимость растет, поэтому свойства полупроводниковых диодов сильно зависят от температуры. Это показывают ВАХ, измеренные при различных температурах.

Прямой ток при нагреве диода растет не так быстро, как обратный. Это объясняется тем, что прямой ток возникает за счет примесной проводимости, а концентрация примесей не зависит от температуры.

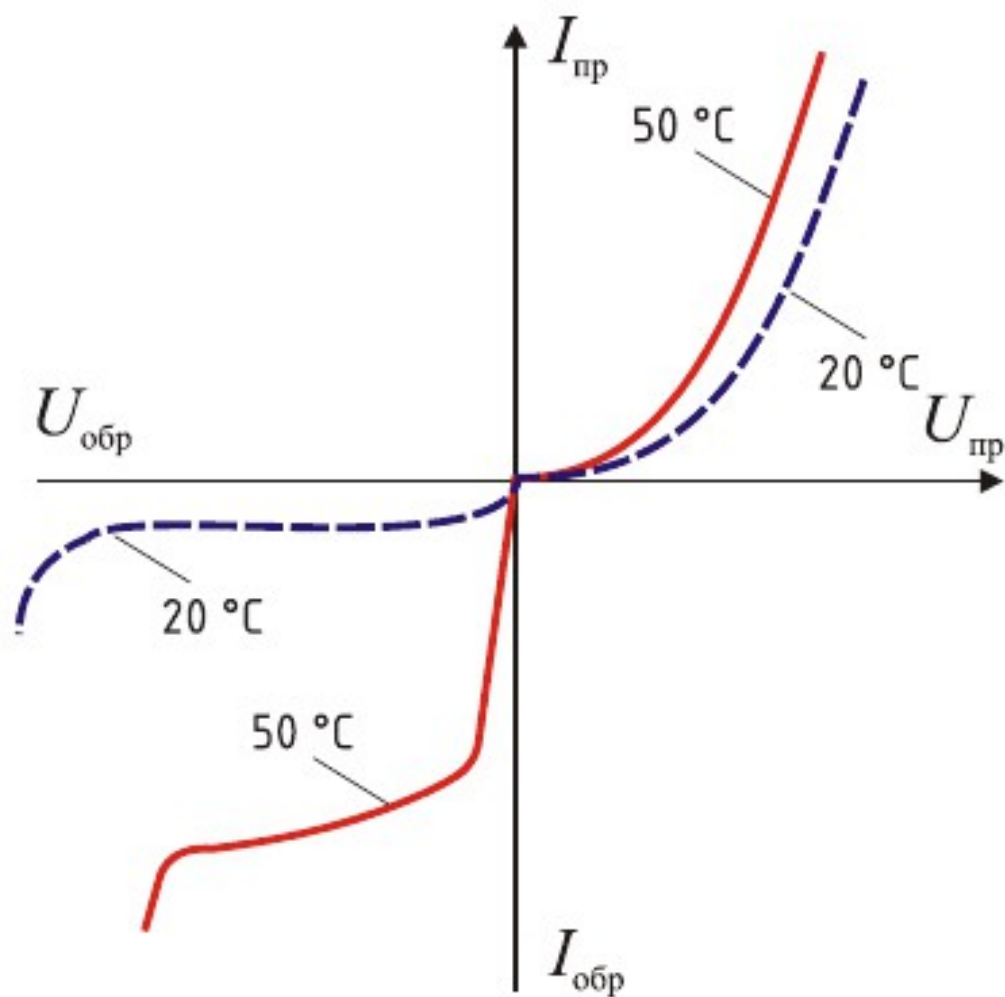
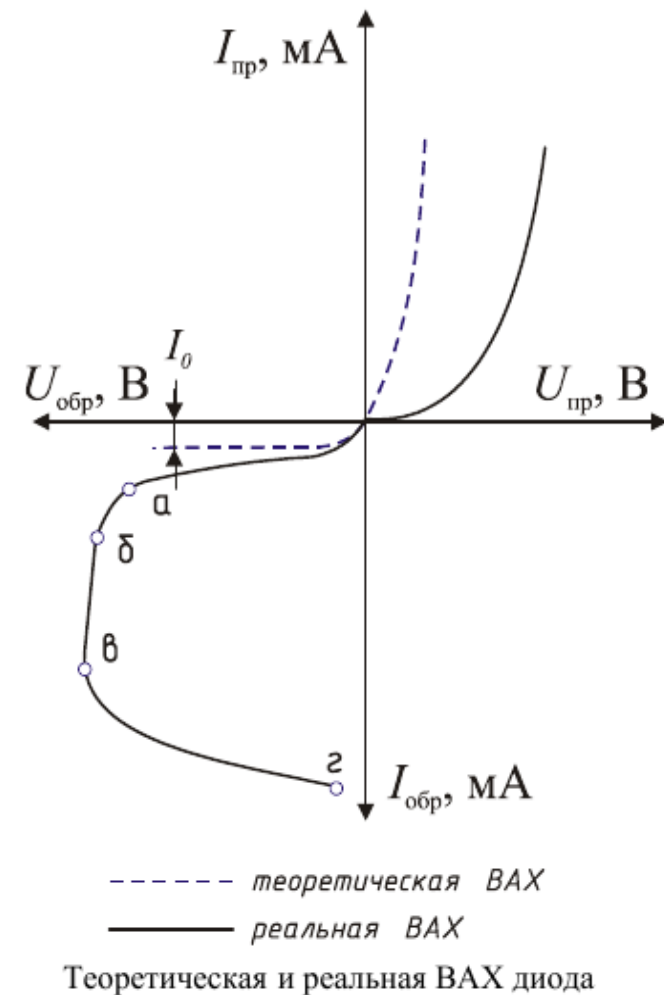


Рисунок — Влияние температуры на ВАХ

Полупроводниковые диоды

При некотором значении обратного напряжения возникает *пробой p - n -перехода*, при котором обратный ток резко возрастает и сопротивление запирающего слоя резко уменьшается. Следует различать *электрический* и *тепловой пробой*. Электрический пробой (участок *абв*) является обратимым, то есть при этом пробое в переходе не происходит разрушение структуры полупроводника. При электрическом пробое обратный ток увеличивается при практически неизменном обратном напряжении и при уменьшении напряжения работоспособность диода восстанавливается. При тепловом пробое рост обратного тока сопровождается уменьшением напряжения.

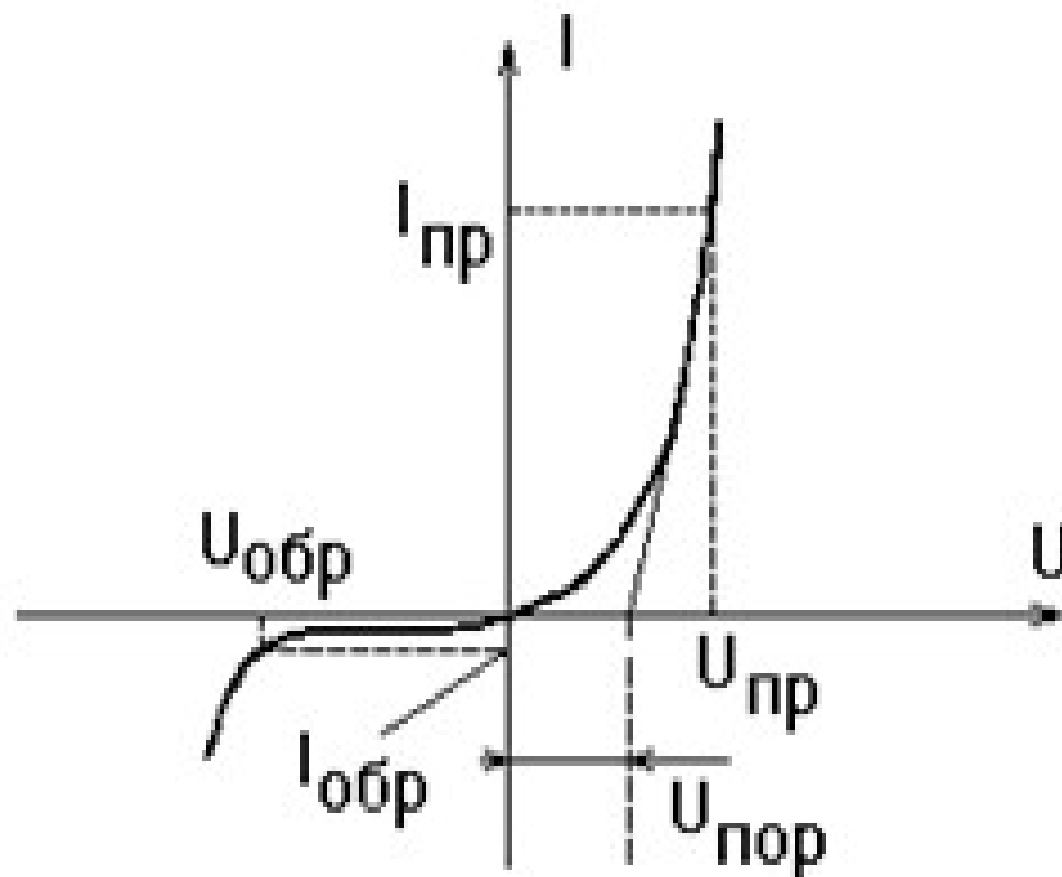
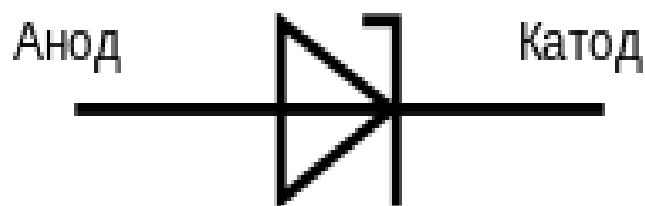
Области теплового пробоя соответствует участок *вг*. Тепловой пробой необратим, так как он сопровождается разрушением структуры вещества в месте p - n -перехода. Причиной теплового пробоя является нарушение устойчивости теплового режима p - n -перехода. Это означает, что количество теплоты, выделяющееся в переходе от нагрева его обратным током, превышает количество теплоты, отводимое от перехода. В результате температура перехода возрастает, сопротивление его уменьшается и ток увеличивается, что приводит к перегреву перехода и его тепловому разрушению.



В режиме электрического пробоя работают специальные диоды — стабилитроны; для прочих видов диодов режим пробоя является аварийным. Если при пробое ток в цепи не ограничить, диод выходит из строя. В таких приборах при увеличении (по модулю) обратного напряжения практически сразу начинается тепловой пробой.

Стабилитроны

Стабилитроном называется полупроводниковый диод с точно заданным обратным пробивным напряжением, слабо зависящий от величины тока.



Полупроводниковые диоды

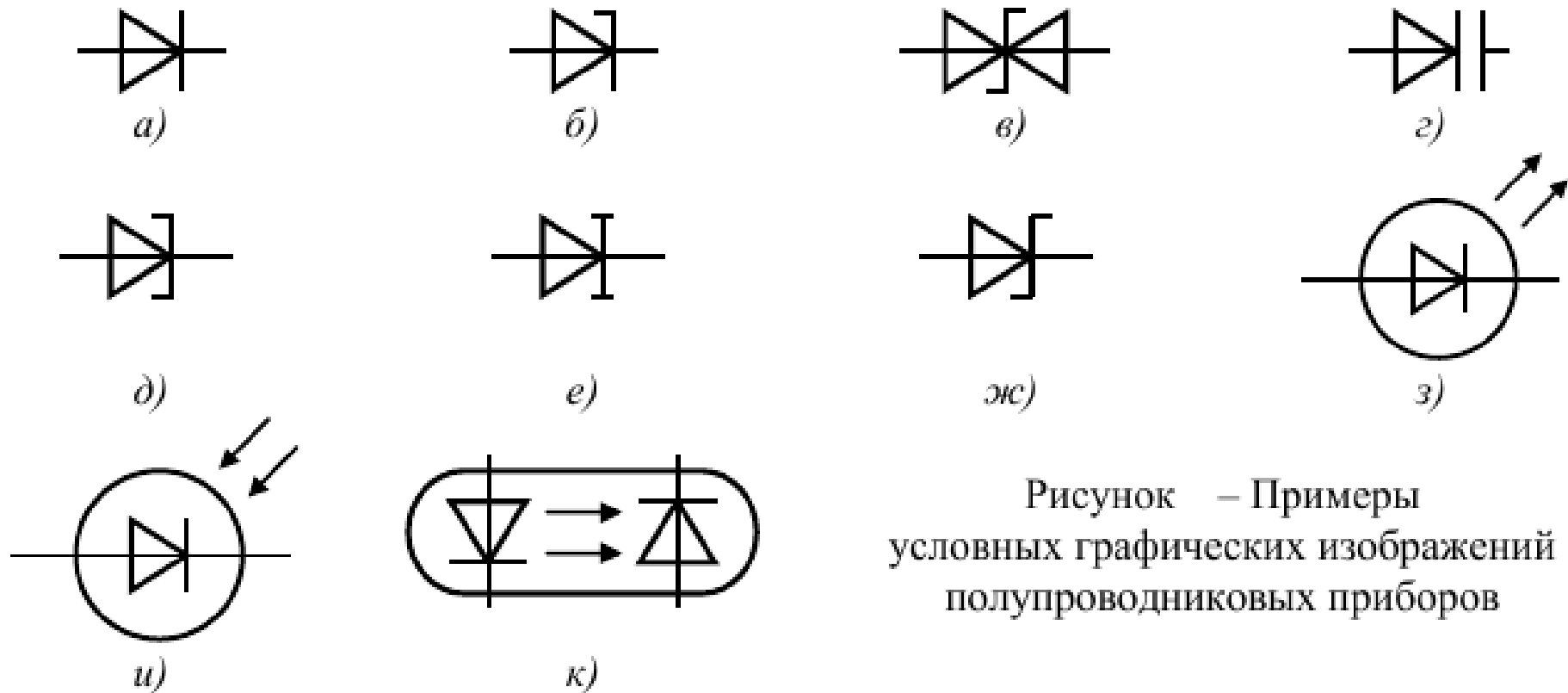


Рисунок – Примеры
условных графических изображений
полупроводниковых приборов

Полупроводниковыми стабилитронами (б) называются диоды, предназначенные для стабилизации напряжения.

В схемах двуполярной стабилизации напряжения применяется симметричный стабилитрон (в).

Варикапами (г) называются полупроводниковые диоды, в которых используется зависимость емкости p - n -перехода от обратного напряжения.

Варикап



Варикап — полупроводниковый диод, работа которого основана на зависимости барьерной емкости р-n перехода от обратного напряжения. Варикапы применяются в качестве элементов с электрически управляемой ёмкостью в схемах перестройки частоты колебательного контура, деления и умножения частоты, частотной модуляции, управляемых фазовращателей и др.

При отсутствии внешнего напряжения в р-n-переходе существуют потенциальный барьер и внутреннее электрическое поле. Если к диоду приложить обратное напряжение, то высота этого потенциального барьера увеличится. Внешнее обратное напряжение отталкивает электроны в глубь n-области, в результате чего происходит расширение обеднённой области р-n-перехода, которую можно представить как простейший плоский конденсатор, в котором обкладками служат границы области. В таком случае, в соответствии с формулой для ёмкости плоского конденсатора, с ростом расстояния между обкладками (вызванной ростом значения обратного напряжения) ёмкость р-n-перехода будет уменьшаться. Это уменьшение ограничено лишь толщиной базы, далее которой переход расширяться не может. По достижении этого минимума с ростом обратного напряжения ёмкость не изменяется.

Полупроводниковые диоды

Варикапами (ϱ) называются полупроводниковые диоды, в которых используется зависимость емкости p - n -перехода от обратного напряжения.



Рисунок 8 – Вольт-фарадная характеристика варикапа



е)



д)

Основной характеристикой варикапа служит вольт-фарадная характеристика (рисунок 8) – зависимость емкости варикапа от значения приложенного обратного напряжения.

К *туннельным* относят диоды, у которых за счет туннельного эффекта на прямой ветви ВАХ (рисунок 9, область 1) существует область с отрицательным дифференциальным сопротивлением (область 2). В области 3 ВАХ прибор полностью выходит из пробоя и ведет себя как обычный диод. Условное графическое обозначение представлено на рисунке д. По своему назначению туннельные диоды подразделяют на *усилительные, генераторные, переключающие*.

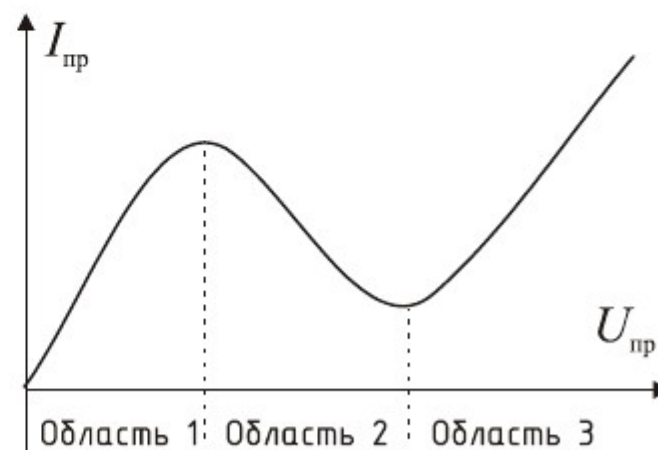


Рисунок 9 – ВАХ туннельного диода

Обращенными (рисунок *е*) называют полупроводниковые диоды, в которых вследствие туннельного эффекта проводимость при обратном напряжении значительно больше, чем при прямом. ВАХ обращенного диода представлена на рисунке 10.

Излучающие диоды (рисунок *з*) – полупроводниковые диоды, излучающие из *p-n*-перехода кванты энергии. По характеристике излучения делятся на две группы: с излучением в видимой области спектра – *светодиоды*; диоды с излучением в инфракрасной области спектра, получившие название *ИК-диоды*.

Фотодиоды (рисунок *и*) – полупроводниковые диоды, принцип действия которых основан на использовании внутреннего фотоэффекта – генерации в полупроводнике под действием квантов света свободных носителей заряда.

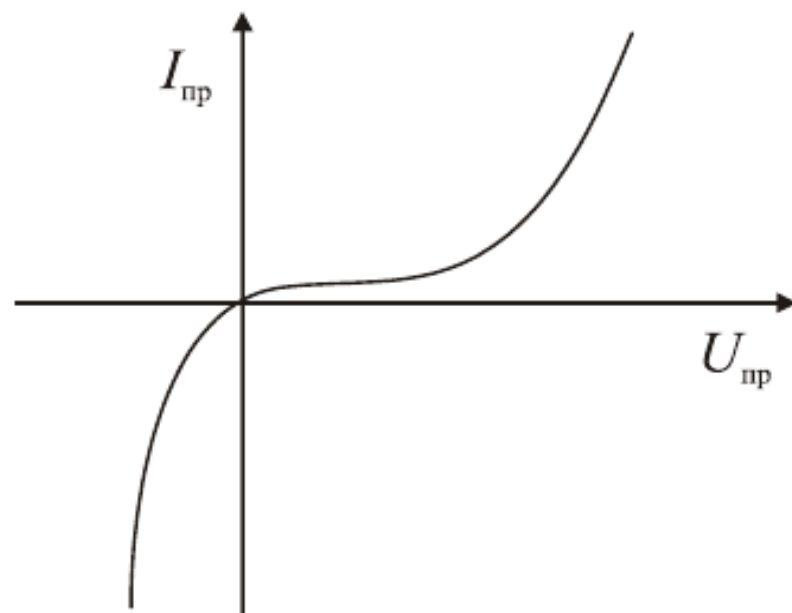
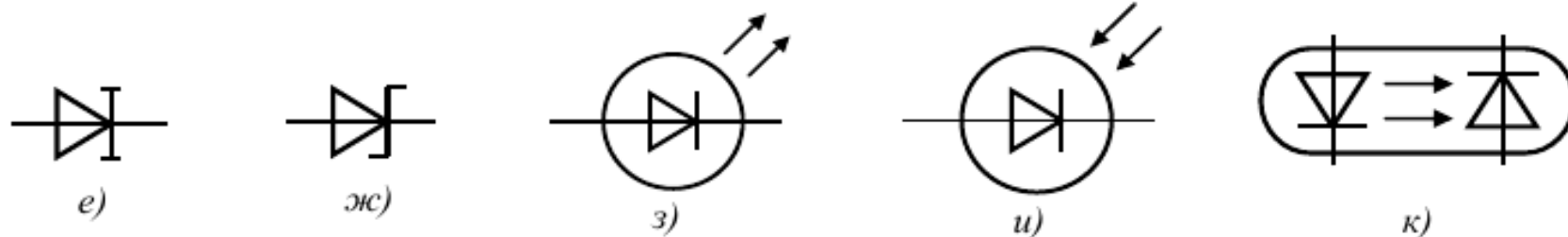


Рисунок 10 – ВАХ обращенного диода

Оптрон (*оптопара*) – полупроводниковый прибор, содержащий источник излучения и приемник излучения, объединенные в одном корпусе и связанные между собой оптически, электрически или одновременно обеими связями (рисунок *к*).



СИСТЕМА ОБОЗНАЧЕНИЙ ПОЛУПРОВОДНИКОВЫХ ДИОДОВ

Для маркировки полупроводниковых диодов используется буквенно-цифровая система условных обозначений.

Первый элемент – буква или цифра, характеризует используемый материал: Г(1) – германий (Ge); К(2) – кремний (Si); А(3) – галлий (Ga) и его соединения; И(4) – индий (In) и его соединения.

Второй элемент – буква, характеризует функциональное назначение диода: Д – выпрямительный; В – варикап; И – туннельный и обращенный; С – стабилитрон и стабистор; Л – излучающий светодиод.

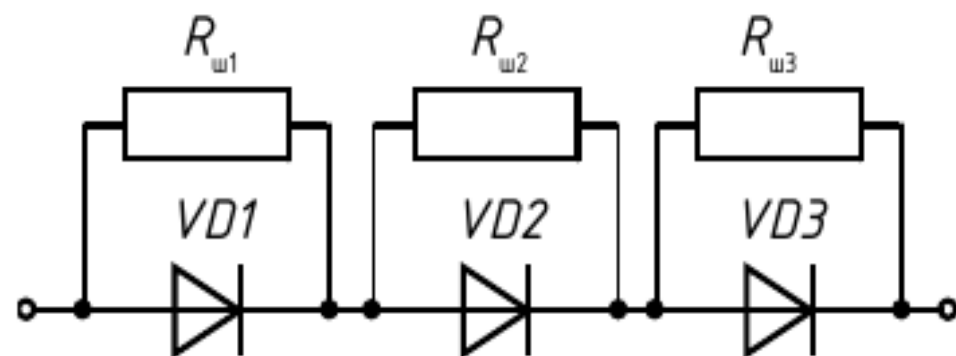
Третий элемент – цифра, характеризует назначение диода и содержит информацию о специальных параметрах диода. Например, для диодов группы Д: 1 – выпрямительные маломощные (ток до 300 мА); 2 – выпрямительные средней мощности (ток до 10 А); 3 – диоды большой мощности (ток свыше 10 А); 4–9 – диоды импульсные с различным временем восстановления.

Четвертый элемент (2–3 цифры) – порядковый номер разработки (для стабилитрона – напряжение стабилизации в десятых долях вольта).

Пятый элемент – буква, характеризует группу диодов с различными параметрами.

Последовательное и параллельное соединения

При выпрямлении более высокого, чем предельное для одиночного диода, напряжения можно соединить диоды последовательно, чтобы обратное напряжение на каждом диоде не превышало предельного. Но вследствие разброса обратных сопротивлений у различных экземпляров диодов одного и того же типа на отдельных диодах обратное напряжение может оказаться выше предельного, что повлечет пробой диодов.



Для того чтобы обратное напряжение распределялось равномерно между диодами независимо от их обратных сопротивлений, применяют шунтирование диодов резисторами (рисунок). Сопротивления $R_{ш}$ резисторов должны быть одинаковы и значительно

Рисунок – Последовательное соединение диодов

меньше наименьшего из обратных сопротивлений диодов. Однако $R_{ш}$ не должно быть слишком малым, чтобы чрезмерно не возрос ток при обратном напряжении, то есть чтобы не ухудшилось выпрямление.

Параллельное соединение диодов (рисунок) применяют в том случае, когда нужно получить прямой ток, бóльший предельного тока одного диода. Но если диоды одного типа просто соединить параллельно, то вследствие неодинаковости вольт-амперных характеристик они окажутся различно нагруженными и в некоторых ток будет больше предельного. Различие в прямом токе у однотипных диодов может составлять десятки процентов.

Практически редко включают параллельно больше трех диодов. Уравнительные резисторы с сопротивлением в десятые доли или единицы ом обычно подбирают экспериментально до получения в рабочем режиме одинаковых токов в диодах. Иногда включают уравнительные резисторы с сопротивлением, в несколько раз большим, чем прямое сопротивление диодов, чтобы ток в каждом диоде определялся главным образом сопротивлением R_y . Но в этом случае происходит дополнительное падение напряжения на R_y , превышающее в несколько раз прямое напряжение диодов, и КПД, конечно, снижается. Если нежелательно включать уравнительные резисторы, то надо подобрать диоды с примерно одинаковыми характеристиками. Однако рекомендуется по возможности не прибегать к параллельному соединению диодов.

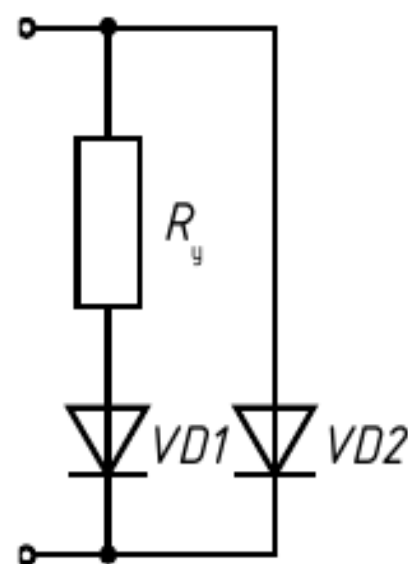


Рисунок – Параллельное
соединение диодов

Транзисторы

Транзистор — это трехэлектродный полупроводниковый прибор, предназначенный для усиления электрических сигналов.

Различают два вида транзисторов: **униполярные (полевые)** и **биполярные**.

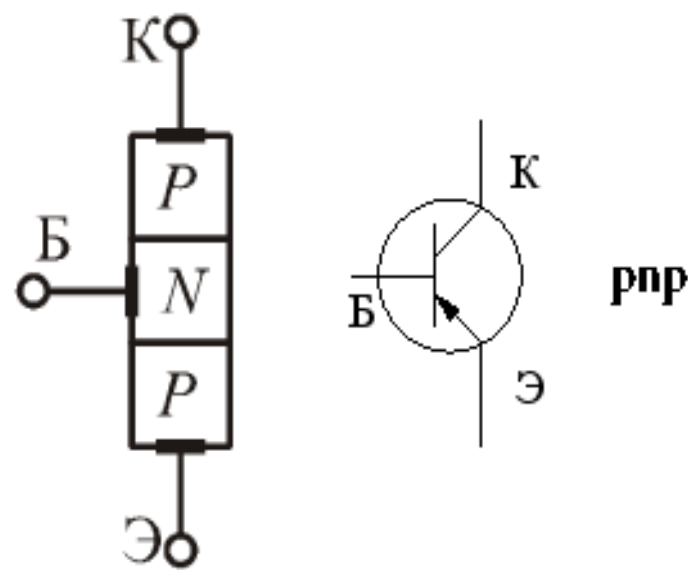
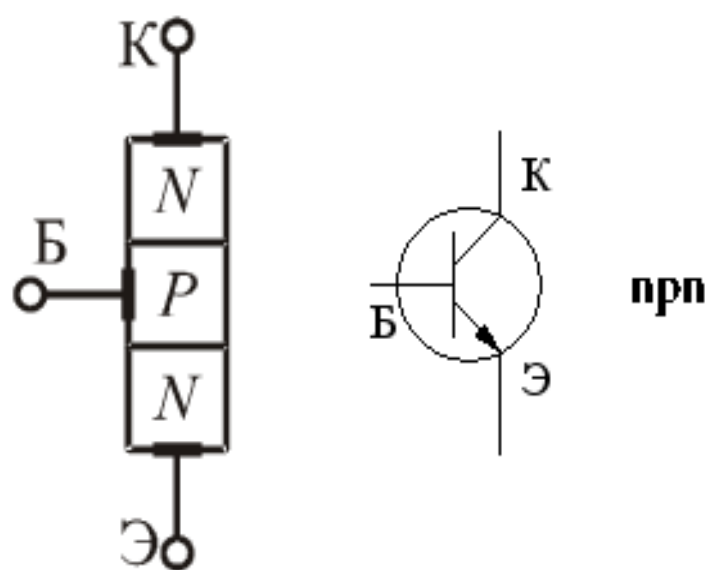
В **униполярных** транзисторах основными носителями заряда могут быть частицы только какого-либо одного знака, т. е. либо электроны, либо дырки.

В **биполярных** транзисторах носителями зарядов являются и электроны и дырки, т. е. частицы с электрическим зарядом обоих знаков.

Биполярные транзисторы

Биполярный транзистор – трёхполюсный полупроводниковый прибор с двумя p – n -переходами. Он состоит из чередующихся областей полупроводника, имеющих электропроводность различных типов.

В зависимости от последовательности чередования n - и p -областей различают транзисторы n – p – n - и p – n – p -типов. На практике используются транзисторы обоих типов; принцип действия их одинаков. Основными носителями заряда в транзисторе n – p – n -типа являются электроны, а в p – n – p -транзисторе – дырки. Так как в кремнии электроны обладают большей подвижностью, чем дырки, то чаще используют транзисторы n – p – n -типа.



Биполярные транзисторы

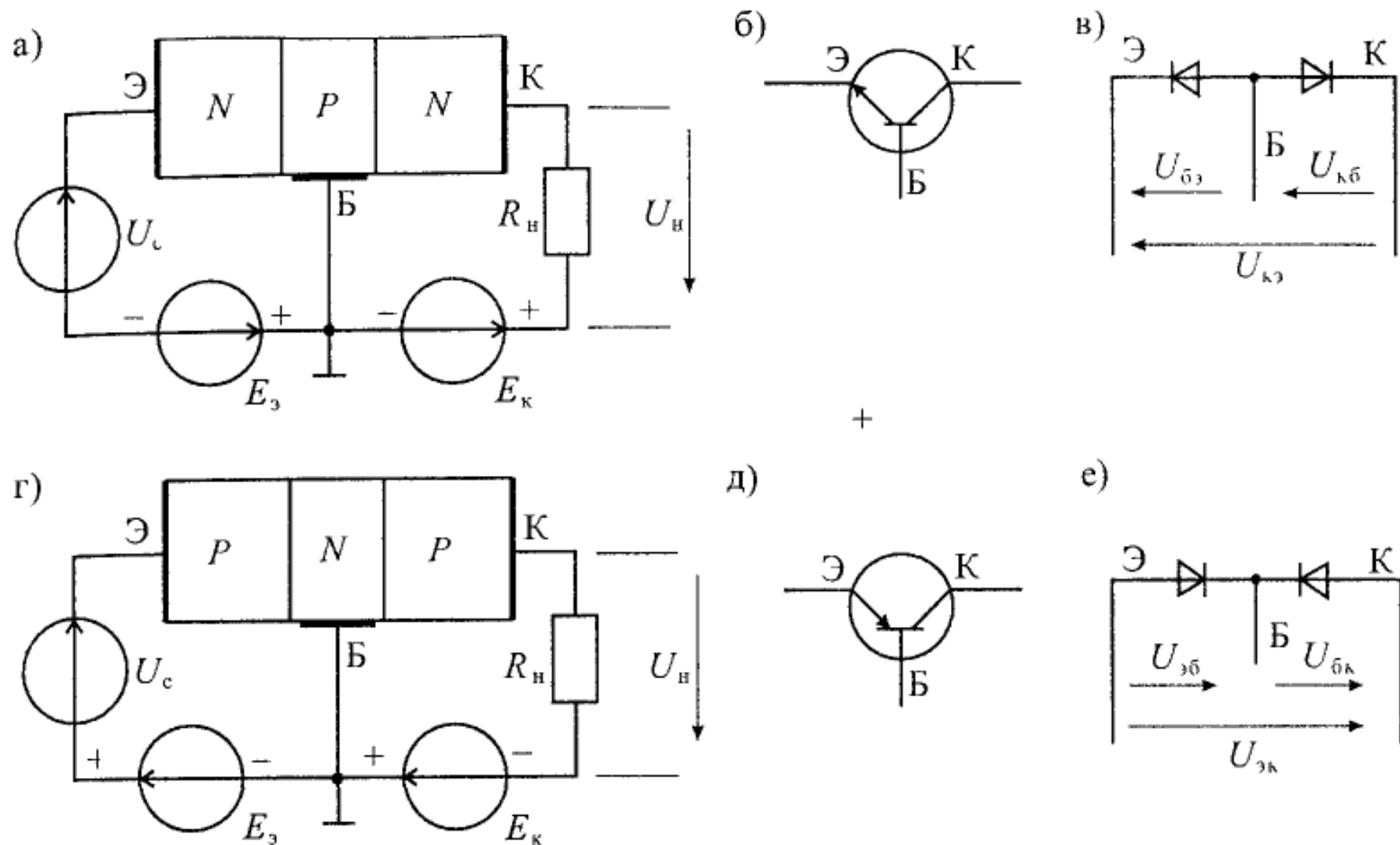
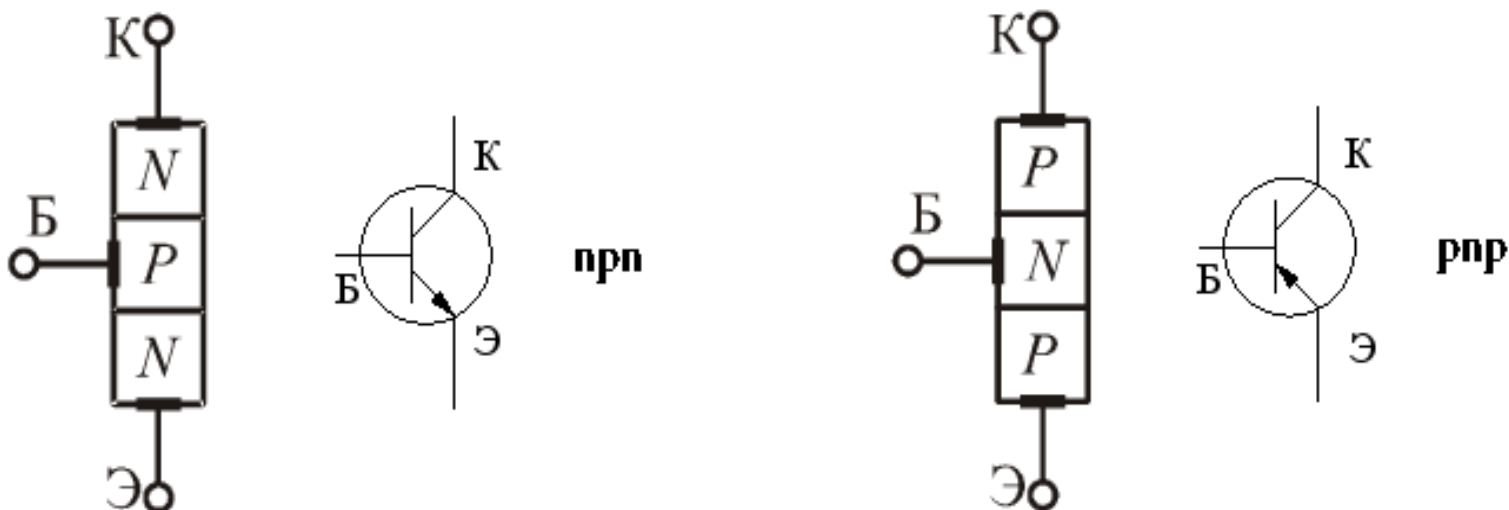


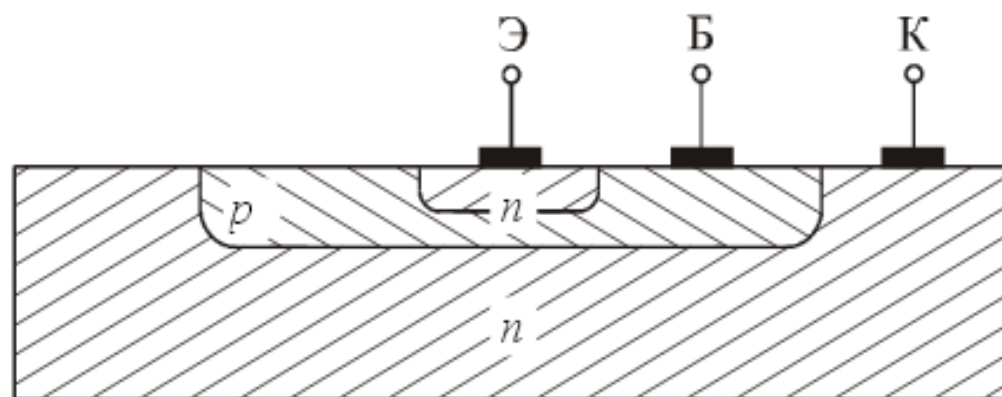
Рис. Устройство *n-p-n*-транзистора (а), его схематическое изображение (б) и схема замещения (в).
Устройство *p-n-p*-транзистора (г), его схематическое изображение (д) и схема замещения (е)

Биполярные транзисторы



Центральная область транзистора, называемая *базой*, заключена между *коллектором* и *эмиттером*. Толщина базы мала и не превышает нескольких микрон. Переход между базой и эмиттером называется *эмиттерным*, а между базой и коллектором – *коллекторным*.

Структура реального транзистора несимметрична (рис.). Площадь коллекторного перехода значительно больше, чем эмиттерного.



Биполярные транзисторы

Каждый из p – n -переходов транзистора может быть смещён либо в прямом, либо в обратном направлениях. В зависимости от этого различают четыре режима работы транзистора:

- 1) *активный (усиления)*. Эмиттерный переход смещён в прямом направлении, а коллекторный – в обратном;
- 2) *отсечки*. Оба перехода смещены в обратном направлении;
- 3) *насыщения*. Оба перехода смещены в прямом направлении;
- 4) *инверсный*. Эмиттерный переход смещён в обратном направлении, а коллекторный – в прямом.

Рассмотрим подробнее каждый из режимов работы транзистора на примере прибора n – p – n -типа.

Биполярные транзисторы

Активный режим. Так как эмиттерный переход смещён в прямом направлении, происходит инжекция носителей из эмиттера в базу. Поскольку область эмиттера легирована сильнее, чем область базы, поток электронов преобладает над потоком дырок. Из-за малой толщины базы почти все электроны, пройдя базу, достигают коллектора. Только малая доля электронов рекомбинирует в базе с дырками. Коллекторный переход смещён в обратном направлении, поэтому электроны, достигшие коллекторного перехода, втягиваются полем перехода в коллектор. Происходит *экстракция* электронов в коллектор.

Токи транзистора, работающего в активном режиме, связаны соотношениями:

$$I_{\kappa} = \alpha I_{\text{э}}; \quad I_{\text{э}} = I_{\kappa} + I_{\text{б}}.$$

Множитель α называют *коэффициентом передачи тока эмиттера*.

У интегральных транзисторов $\alpha = 0.99\text{--}0.995$.

$$I_{\kappa} = \frac{\alpha}{1 - \alpha} I_{\text{б}} = \beta I_{\text{б}}.$$

Множитель β называют *коэффициентом усиления тока базы*. Так как величина α близка к 1, то β может принимать большие значения. Для интегральных $n\text{--}p\text{--}n$ -транзисторов оно составляет от 50 до 200.

Биполярные транзисторы

Таким образом, работа биполярного транзистора в активном режиме основана на сочетании процессов инжекции носителей через один переход и собирания их на другом переходе. Концентрация примесей в эмиттере значительно больше, чем в базе и коллекторе. Поэтому электронная составляющая тока $n-p-n$ -транзистора является преобладающей. В активном режиме ток коллектора управляется током эмиттера (или напряжением эмиттерного перехода) и почти не зависит от напряжения на коллекторном переходе, поскольку последний смещен в обратном направлении. Активный режим является основным, если транзистор используется для усиления сигналов.

Биполярные транзисторы

Режим отсечки. Инжекция основных носителей в область базы наблюдается в том случае, если эмиттерный переход смещён в прямом направлении. Если напряжение $U_{бэ}$ меньше пороговой величины (0.6 В для кремниевых транзисторов), заметной инжекции носителей в базу не наблюдается. При этом $I_э = I_б = 0$. Следовательно, ток коллектора также равен нулю. Таким образом, для режима отсечки справедливы условия: $U_{бэ} < 0.6$ В или $I_б = 0$.

Режим насыщения. Если оба перехода смещены в прямом направлении, носители инжектируются в базу как из эмиттера, так и из коллектора. В этом режиме ток коллектора не зависит от тока базы. Коллекторный переход отпирается, если напряжение коллектор-база $U_{кб} < -0.4$ В. При этом напряжение коллектор-эмиттер не превышает напряжение насыщения: $U_{кэ} \leq U_{кэ\text{нас}}$. Значение $U_{кэ\text{нас}}$ находится в пределах 0,2–0,3 В.

Режимы отсечки и насыщения биполярных транзисторов являются основными, когда они работают в ключевых и логических схемах.

Биполярные транзисторы

Инверсный режим. Биполярный транзистор является симметричным прибором в том смысле, что область полупроводника с одним типом проводимости располагается между двумя областями с другим типом проводимости. Поэтому транзистор можно включить так, что коллекторный переход смещен в прямом направлении, а эмиттерный – в обратном. При этом эмиттер играет роль коллектора, а коллектор – эмиттера. Такой режим работы биполярного транзистора называют *инверсным*. Однако коллектор и эмиттер изготавливают неодинаковыми, с тем, чтобы наибольшее усиление достигалось в активном режиме. В инверсном режиме усиление транзистора невелико. Такой режим используют в некоторых цифровых схемах.

Биполярные транзисторы

Транзистор, в схему включают так, что один из его выводов является входным, второй – выходным, а третий – общим для входной и выходной цепей. В зависимости от того, какой электрод является общим, различают **три схемы подключения биполярного транзистора**:

- с общей базой (ОБ),
- с общим коллектором (ОК),
- с общим эмиттером (ОЭ).

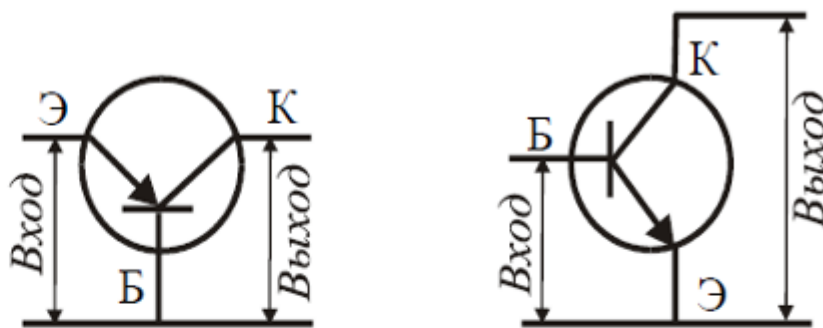


Схема включения транзистора с **общей базой** характеризуется усилением по напряжению, отсутствием усиления по току, малым входным сопротивлением и большим выходным сопротивлением. Такая схема включения не дает значительного усиления, но обладает хорошими частотными и температурными свойствами.

Схема включения транзистора с **общим коллектором** характеризуется усилением по току, отсутствием усиления по напряжению, большим входным сопротивлением и малым выходным сопротивлением. Такая схема чаще называется эмиттерным повторителем, т. к. коэффициент усиления по току почти такой же, как и в схеме с ОЭ.

Наибольшее распространение получила схема включения с **общим эмиттером**. В схеме включения транзистора с общим эмиттером обеспечивается усиление по напряжению, по току, по мощности. Такая схема имеет средние значения входного и выходного сопротивления по сравнению со схемами включения с общей базой и общим коллектором. К достоинствам схемы с ОЭ можно отнести удобство питания ее от одного источника, поскольку на базу и коллектор подаются питающие напряжения одного знака. К недостаткам относят худшие частотные и температурные свойства (например, в сравнении со схемой с ОБ). С повышением частоты усиление в схеме с ОЭ снижается.

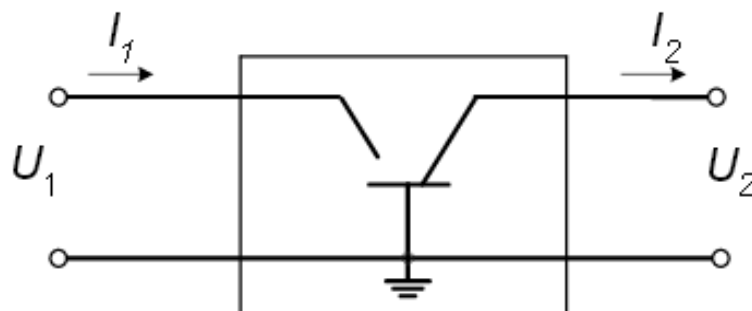
Биполярные транзисторы

При любой схеме включения транзистора, полярность включения источников питания должна быть выбрана такой, чтоб эмиттерный переход (переход Э-Б) был включен в прямом направлении, т.е. отрицательный зажим источника питания надо присоединить к области n , а положительный — к области p . Таким же образом коллекторный переход (Б-К) должен быть смещен в обратном направлении. Это означает, что коллектор p - n - p -транзистора присоединяется к отрицательному зажиму источника питания, а коллектор n - p - n -транзистора - к положительному.

Сравнительные характеристики схем на биполярных транзисторах приведены в таблице:

Параметр	Схема ОЭ	Схема ОБ	Схема ОК
Коэффициент усиления по току	Десятки-сотни	Немного меньше 1	Десятки-сотни
Коэффициент усиления по напряжению	Десятки-сотни	Десятки-сотни	Немного меньше 1
Коэффициент усиления по мощности	Сотни - десятки тысяч	Десятки-сотни	Десятки-сотни
Входное сопротивление	Сотни Ом - единицы кОм	Единицы-десятки Ом	Десятки - сотни кОм
Выходное сопротивление	Единицы - десятки кОм	Сотни кОм - единицы МОм	Сотни Ом - единицы кОм

Транзистор в виде
активного четырехполюсника



1. h_{11} – сопротивление транзистора на входных зажимах по переменной составляющей тока, Ом, определяется в режиме К.З. со стороны выхода;

$$h_{11} = \frac{\Delta U_1}{\Delta I_1} \quad (\text{при } U_2 = \text{const});$$

2. h_{22} – проводимость транзистора на выходных зажимах транзистора, См (определяется в режиме Х.Х. со стороны входа)

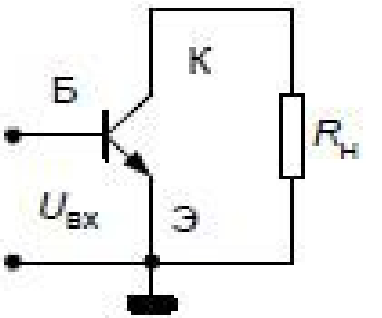
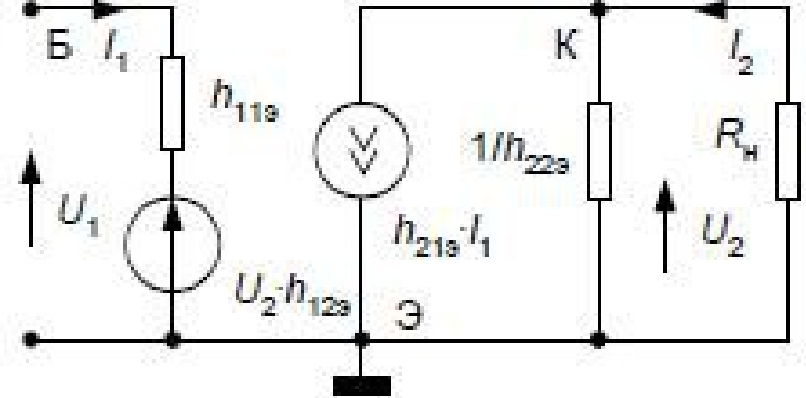
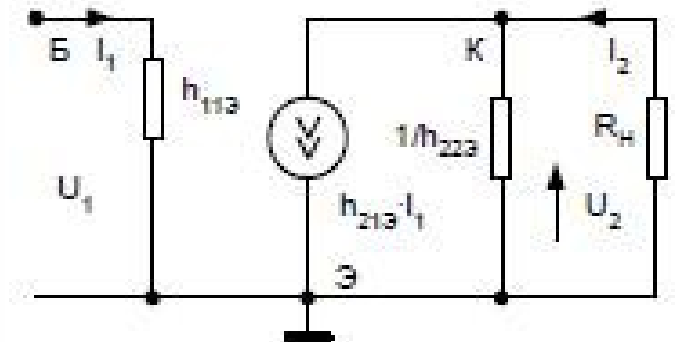
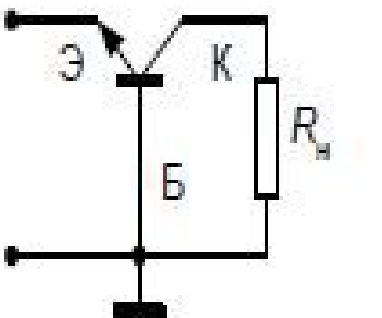
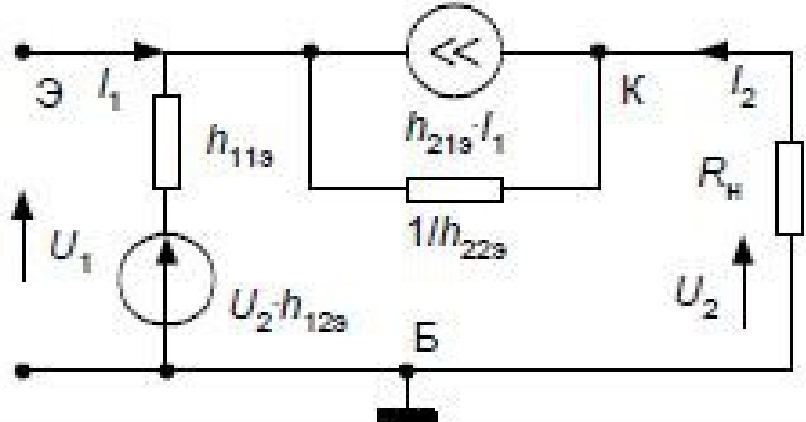
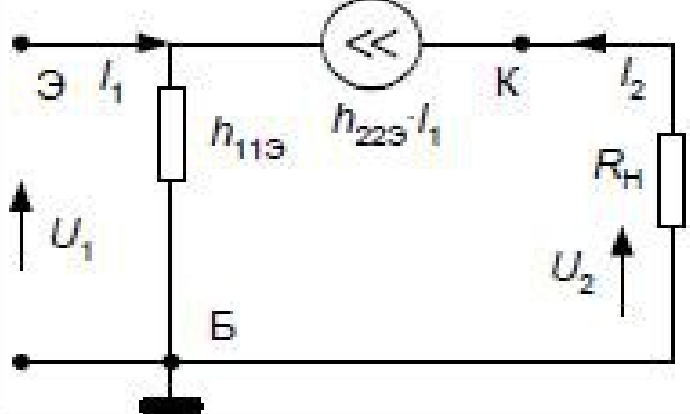
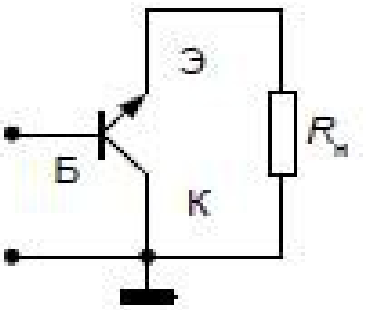
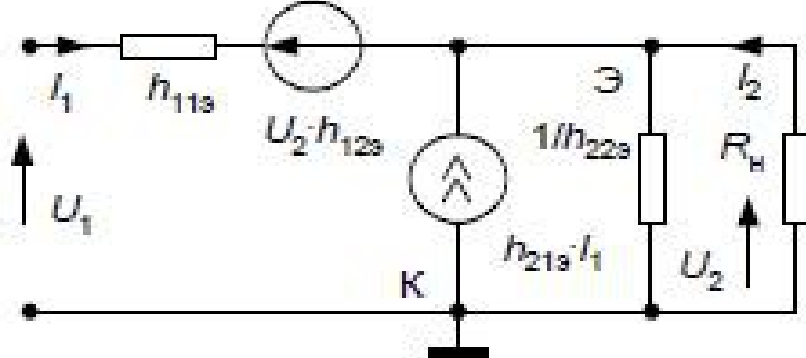
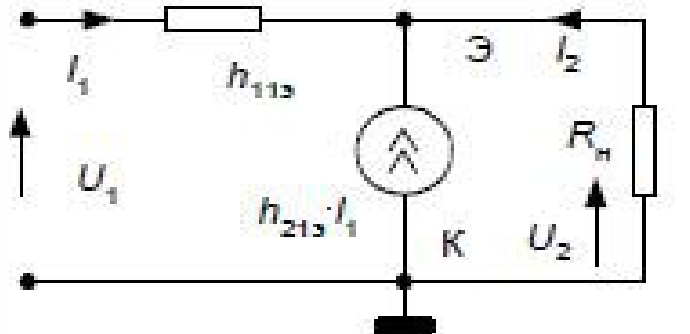
$$h_{22} = \Delta I_2 / \Delta U_2 \quad (\text{при } I_1 = \text{const}).$$

3. h_{21} – статический коэффициент передачи тока со входа на выход, определяется в режиме К.З. со стороны выхода

$$(h_{2106} \approx \alpha; h_{2103} \approx \beta); \quad h_{21} = \Delta I_2 / \Delta I_1 \quad (\text{при } U_2 = \text{const});$$

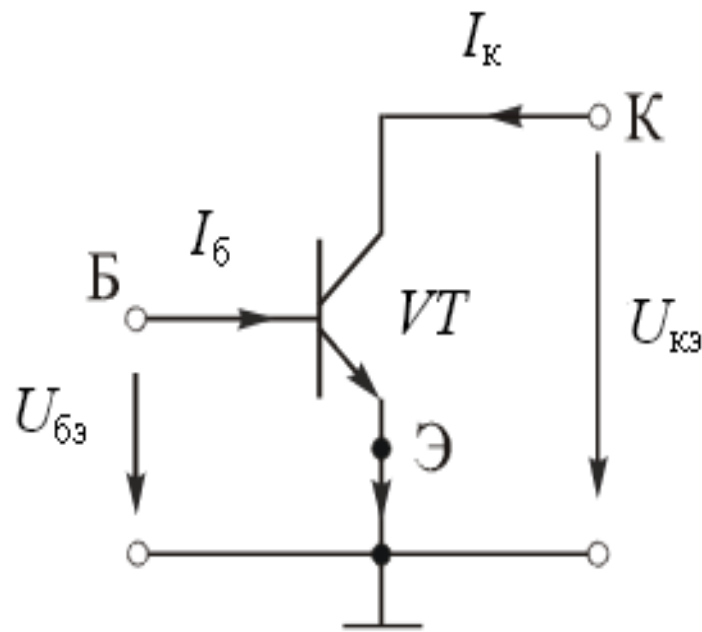
4. h_{12} – коэффициент внутренней обратной связи, показывает, какая часть выходного напряжения через элемент внутренней связи попадает на вход (определяется в режиме Х.Х. со стороны входа и обычно $h_{12} \approx 10^{-3} - 10^{-4}$):

$$h_{12} = \Delta U_1 / \Delta U_2 \quad (\text{при } I_1 = \text{const}).$$

<p>Схема включения транзистора</p>	<p>Эквивалентная электрическая схема (h-модель)</p>	<p>Упрощенная эквивалентная электрическая схема</p>
		
		
		

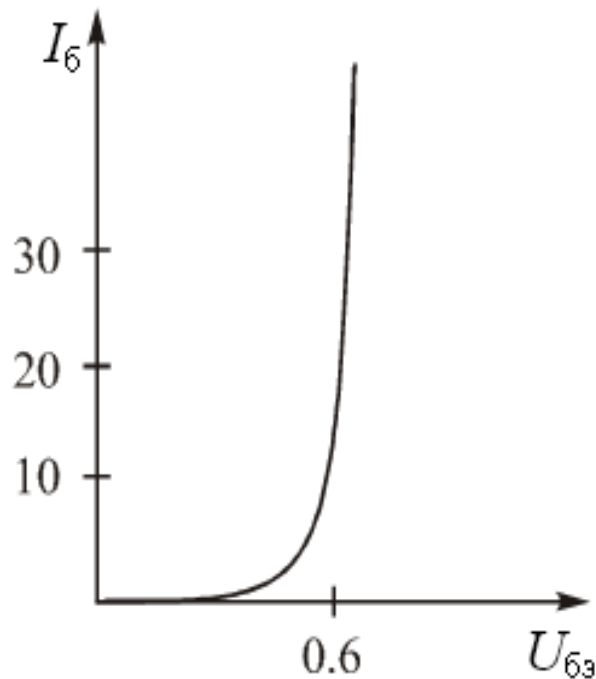
Биполярные транзисторы

Рассмотрим транзистор, включенный по схеме с общим эмиттером (рис.). Название «схема с общим эмиттером» объясняется тем, что эмиттер является общим для входной и выходной цепей. Входными величинами являются напряжение база-эмиттер $U_{бэ}$ и ток базы $I_б$, а выходными – напряжение коллектор-эмиттер $U_{кэ}$ и ток коллектора $I_к$.



Рассмотрим вольт-амперные характеристики биполярного транзистора и укажем на них области отсечки, насыщения и усиления.

Биполярные транзисторы



Входная характеристика биполярного транзистора – это зависимость тока базы $I_б$ от напряжения база-эмиттер $U_{бэ}$ при фиксированном значении напряжения коллектор-эмиттер $U_{кэ}$:

$$I_б = f(U_{бэ}) \Big|_{U_{кэ} = \text{const}}.$$

Входная характеристика кремниевого биполярного транзистора показана на рис. Если эмиттерный переход смещён в прямом направлении, то входная характеристика похожа на прямую ветвь ВАХ диода.

Биполярные транзисторы

Выходной характеристикой называют зависимость тока коллектора I_K от напряжения коллектор-эмиттер $U_{кэ}$ при фиксированном токе базы:

$$I_K = f(U_{кэ}) I_B = \text{const}.$$

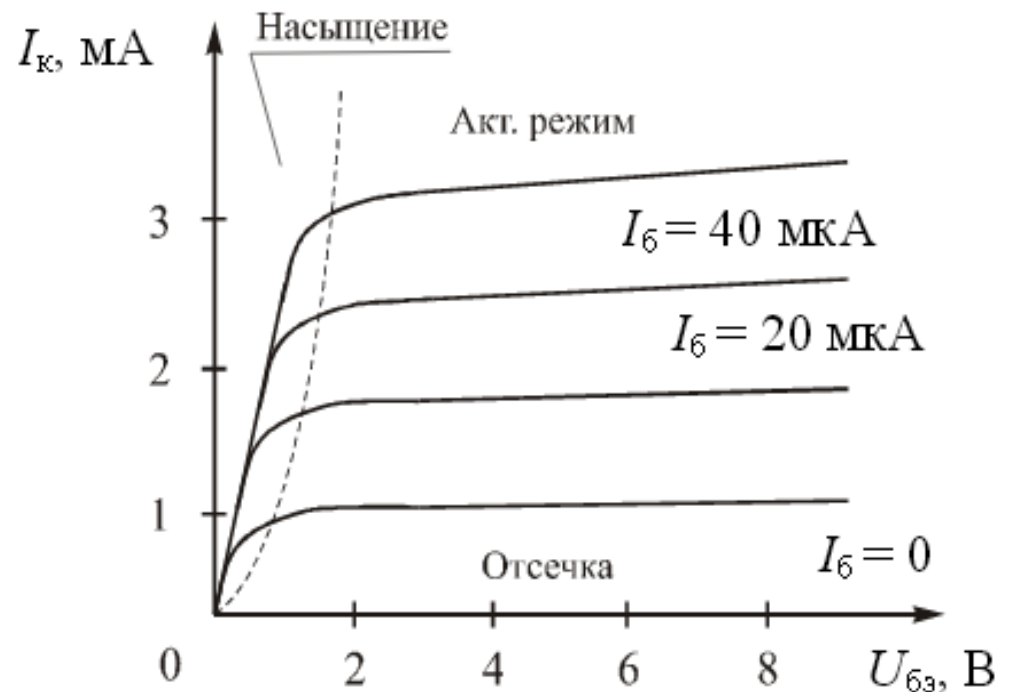
Выходная характеристика показана на рис.

Область отсечки лежит ниже кривой $I_B = 0$.

В области насыщения величина напряжения

$U_{кэ}$ столь мала, что становится недостаточной для создания обратного смещения на коллекторном переходе.

В режиме насыщения ток коллектора не зависит от тока базы и все ветви выходной характеристики сливаются в одну.



Биполярные транзисторы

В активной области ток коллектора очень слабо зависит от напряжения коллектор-эмиттер и пропорционален току базы, а ветви выходной характеристики расположены почти горизонтально. Это объясняется тем, что коллекторный переход смещён в обратном направлении. Таким образом, в активном режиме биполярный транзистор ведёт себя как источник тока, управляемый током базы.

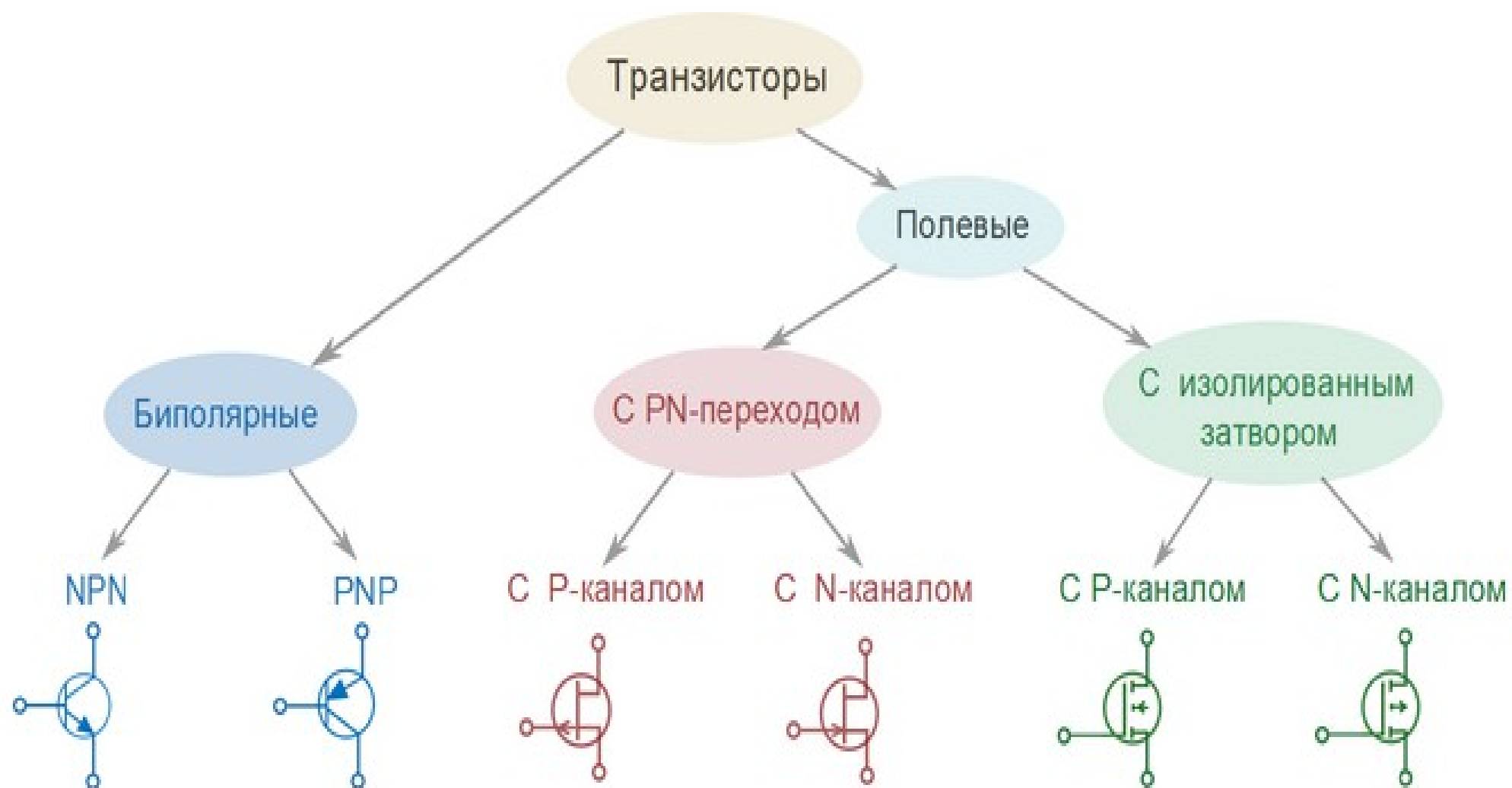
Биполярные транзисторы

На сегодняшний день биполярные транзисторы получили самое широкое распространение в аналоговой электронике. Чаще всего их используют в качестве усилителей в дискретных цепях (схемах, состоящих из отдельных электронных компонентов).

Также нередко отдельные биполярные транзисторы используются совместно с интегральными (состоящими из многих компонентов на одном кристалле полупроводника) аналоговыми и цифровыми микросхемами. В этом возникает необходимость, например, когда нужно усилить слабый сигнал на выходе из интегральной схемы, обычно не располагающей высокой мощностью.



В области цифровой электроники, полевые транзисторы практически полностью вытеснили биполярные благодаря многократному превосходству в скорости и экономичности. Внутри архитектуры логики процессоров, памяти, и других различных цифровых микросхем, находятся сотни миллионов, и даже миллиарды полевых транзисторов, играющих роль электронных переключателей.

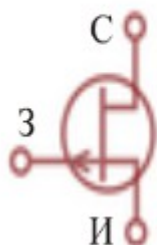


Полевые транзисторы

Полевой транзистор (ПТ) – полупроводниковый прибор, в котором регулирование тока осуществляется изменением проводимости проводящего канала с помощью поперечного электрического поля. В отличие от биполярного ток полевого транзистора обусловлен потоком основных носителей.

Электроды полевого транзистора называют *истоком* (И), *стоком* (С) и *затвором* (З). Управляющее напряжение прикладывается между затвором и истоком. От напряжения между затвором и истоком зависит проводимость канала, следовательно, и величина тока. Таким образом, полевой транзистор можно рассматривать как источник тока, управляемый напряжением затвор-исток. Если амплитуда изменения управляющего сигнала достаточно велика, сопротивление канала может изменяться в очень больших пределах. В этом случае полевой транзистор можно использовать в качестве электронного ключа.

С Р-каналом



С N-каналом



С Р-каналом



С N-каналом



Полевые транзисторы

По конструкции полевые транзисторы можно разбить на две группы:

- с управляющим p – n -переходом;
- с металлическим затвором, изолированным от канала диэлектриком.

Транзисторы второго вида называют МДП-транзисторами (металл – диэлектрик – полупроводник). В большинстве случаев диэлектриком является двуокись кремния SiO_2 , поэтому обычно используется название МОП-транзисторы (металл – окисел – полупроводник). В современных МОП-транзисторах для изготовления затвора часто используется поликристаллический кремний. Однако название МОП-транзистор используют и для таких приборов.

Проводимость канала полевого транзистора может быть электронной или дырочной. Если канал имеет электронную проводимость, то транзистор называют n -канальным. Транзисторы с каналами, имеющими дырочную проводимость, называют p -канальными. В МОП- транзисторах канал может быть обеднён носителями или обогащён ими. Таким образом, понятие «полевой транзистор» объединяет шесть различных видов полупроводниковых приборов.

Полевые транзисторы

МОП-транзисторы находят широкое применение в современной электронике. В ряде областей, в том числе в цифровой электронике, они почти полностью вытеснили биполярные транзисторы. Это объясняется следующими причинами. Во-первых, полевые транзисторы имеют высокое входное сопротивление и обеспечивают малое потребление энергии. Во-вторых, МОП-транзисторы занимают на кристалле интегральной схемы значительно меньшую площадь, чем биполярные. Поэтому плотность компоновки элементов в МОП-интегральных схемах значительно выше. В-третьих, технологии производства интегральных схем на МОП-транзисторах требуют меньшего числа операций, чем технологии изготовления ИС на биполярных транзисторах.

Полевые транзисторы с управляющим р-п-переходом

Структура полевого транзистора с каналом n -типа показана на рис. 1, а. На рис. 1, б приведено его условное графическое обозначение.

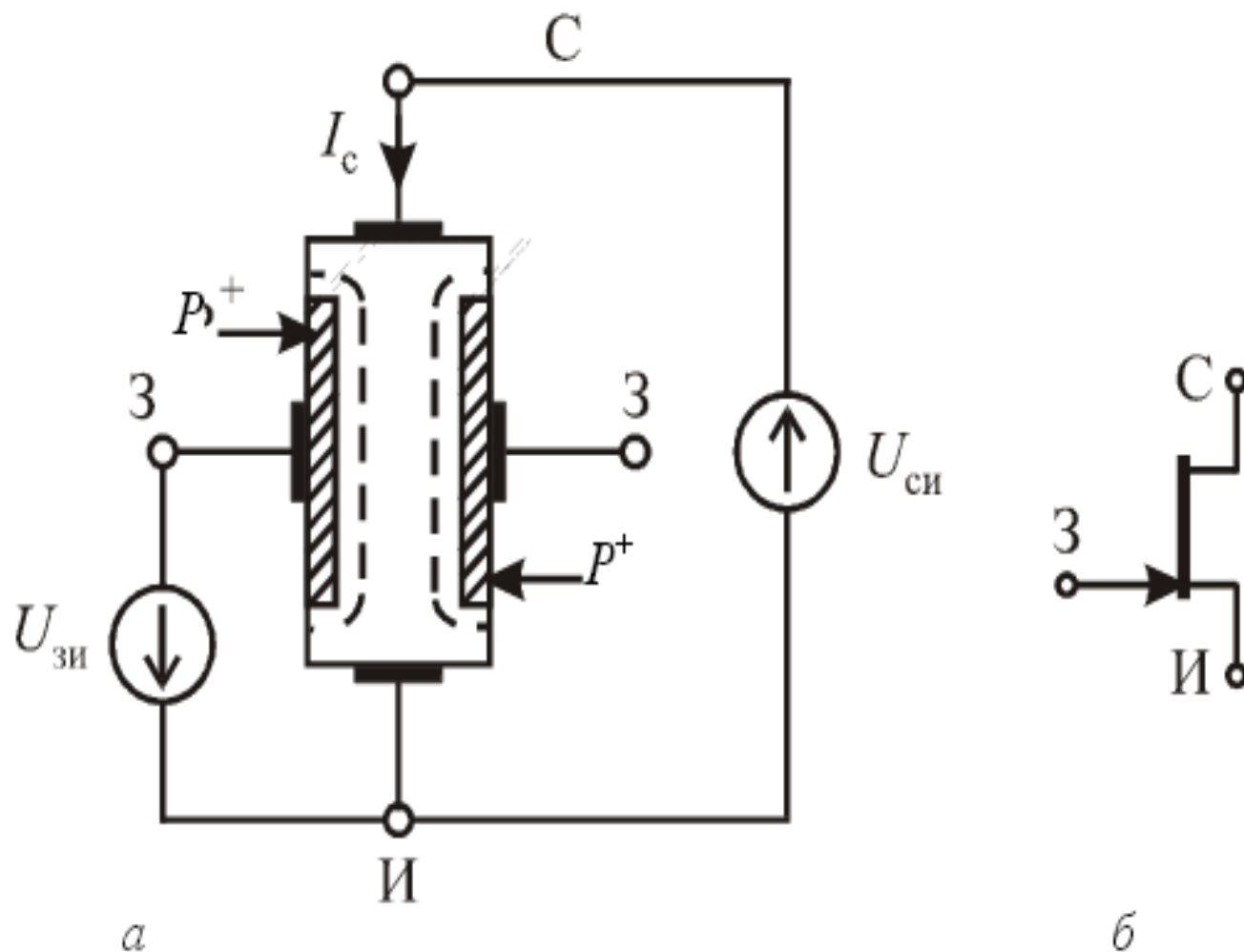


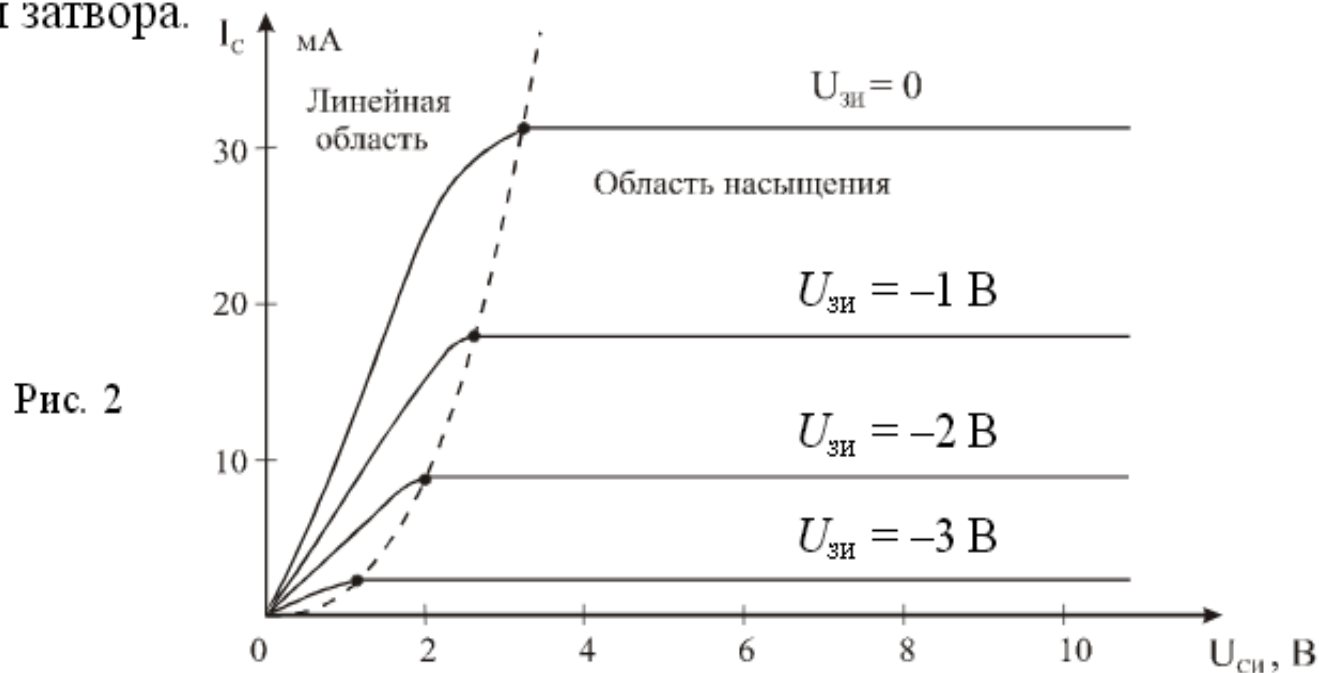
Рис. 1

Полевые транзисторы с управляющим р-п-переходом

Канал между стоком и истоком формируется из слабо обогащённого полупроводника n -типа. Две области затвора содержат сильно обогащённый полупроводник p -типа. Принцип действия полевого транзистора с управляющим p – n -переходом основан на изменении проводимости канала за счёт изменения его поперечного сечения. Между стоком и истоком включается напряжение такой полярности, чтобы основные носители заряда (электроны в канале n -типа) перемещались от истока к стоку. Между затвором и истоком включено отрицательное управляющее напряжение, которое запирает p – n -переход. Чем больше это напряжение, тем шире запирающий слой и уже канал. С уменьшением поперечного сечения канала его сопротивление увеличивается, а ток в цепи сток – исток уменьшается. Это позволяет управлять током стока с помощью напряжения затвор-исток $U_{зи}$. При некоторой величине напряжения затвор-исток запирающий слой полностью перекрывает канал, что приводит к уменьшению проводимости канала. Напряжение $U_{зи}$, при котором перекрывается канал, называют *напряжением отсечки* и обозначают $U_{отс}$. Для n -канального полевого транзистора напряжение отсечки отрицательно.

Полевые транзисторы с управляющим р-п-переходом

Рассмотрим вольт-амперные характеристики ПТ. Входные характеристики у полевых транзисторов отсутствуют, так как входной ток равен нулю. Выходные характеристики полевого транзистора с управляющим $p-n$ -переходом и каналом n -типа показаны на рис. 2. На выходной характеристике можно выделить три области – отсечки, линейную (триодную) и насыщения. В линейной области ВАХ представляют прямые, наклон которых зависит от напряжения затвор-исток $U_{зи}$. Минимальное сопротивление канала достигается, когда напряжение $U_{зи} = 0$, так как проводящая часть канала в этом случае имеет наибольшее сечение. Таким образом, в линейной области полевой транзистор можно использовать как резистор, сопротивление которого регулируется напряжением затвора.



Полевые транзисторы с управляющим р-п-переходом

В области насыщения ветви выходной характеристики расположены почти горизонтально. Это объясняется тем, что при увеличении напряжения сток-исток $U_{си}$ область перекрытия канала вблизи стока расширяется и сопротивление канала увеличивается.

В области насыщения полевой транзистор удобно моделировать передаточной характеристикой – зависимостью тока стока I_c от напряжения затвор-исток $U_{зи}$ при постоянном напряжении сток-исток:

$$I_c = f(U_{зи}) \big|_{U_{си} = \text{const}}.$$

Передаточная характеристика n -канального полевого транзистора с управляющим p – n -переходом показана на рис. 23.3.

При нулевом напряжении на затворе ток стока имеет максимальное значение, которое называют *начальным* $I_{снач}$. При увеличении напряжения затвор-исток ток стока уменьшается и при напряжении отсечки $U_{отс}$ становится близким к нулю.

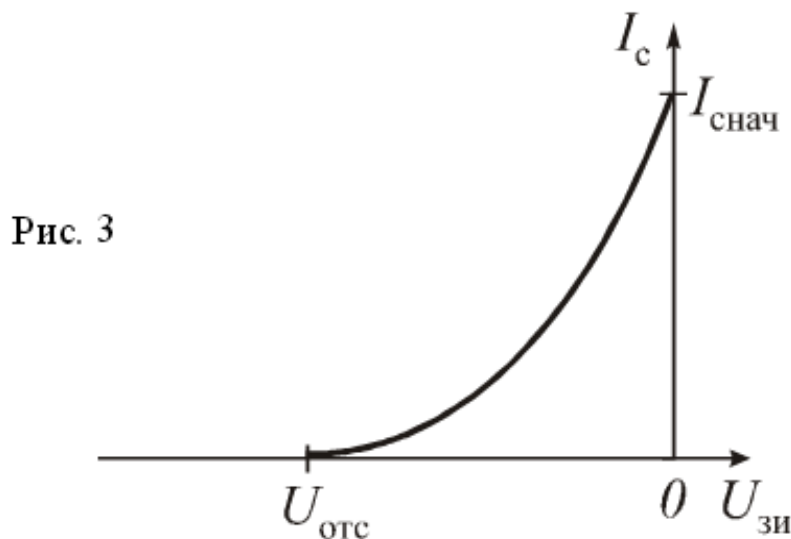
Полевые транзисторы с управляющим р-п-переходом

В области насыщения ветви выходной характеристики расположены почти горизонтально. Это объясняется тем, что при увеличении напряжения сток-исток $U_{си}$ область перекрытия канала вблизи стока расширяется и сопротивление канала увеличивается.

В области насыщения полевой транзистор удобно моделировать передаточной характеристикой – зависимостью тока стока I_c от напряжения затвор-исток $U_{зи}$ при постоянном напряжении сток-исток: $I_c = f(U_{зи}) | U_{си} = \text{const}$.

Передаточная характеристика n -канального полевого транзистора с управляющим p - n -переходом показана на рис. 3.

При нулевом напряжении на затворе ток стока имеет максимальное значение, которое называют *начальным* $I_{снач}$. При увеличении напряжения затвор-исток ток стока уменьшается и при напряжении отсечки $U_{отс}$ становится близким к нулю.



Полевые транзисторы с управляющим р-п-переходом

Поведение p -канальных полевых транзисторов описывается такими же уравнениями. Следует учесть только, что для p -канальных ПТ напряжения имеют другую полярность, т. е. $U_{отс} > 0$, а $U_{си} < 0$.

Важным параметром полевого транзистора является *крутизна характеристики*, определяемая как отношение приращения тока стока ΔI_c к приращению напряжения затвор-исток $\Delta U_{зи}$:

$$S = \frac{\Delta I_c}{\Delta U_{зи}} = \frac{dI_c}{dU_{зи}}.$$

Крутизна полевых транзисторов с управляющим p - n -переходом может изменяться от 1–2 мА/В у маломощных приборов до единиц А/В у силовых транзисторов. Максимальное значение крутизна имеет при $U_{зи} = 0$. С увеличением напряжения на затворе крутизна уменьшается и при $U_{зи} = U_{отс}$ становится равной нулю.

Полевые транзисторы с индуцированным каналом

Другим типом транзистора с изолированным затвором является *МОП-транзистор с индуцированным каналом*. Структура транзистора с индуцированным каналом *n*-типа показана на рис. 4, а. На рис. 4, б приведено его условное графическое обозначение.

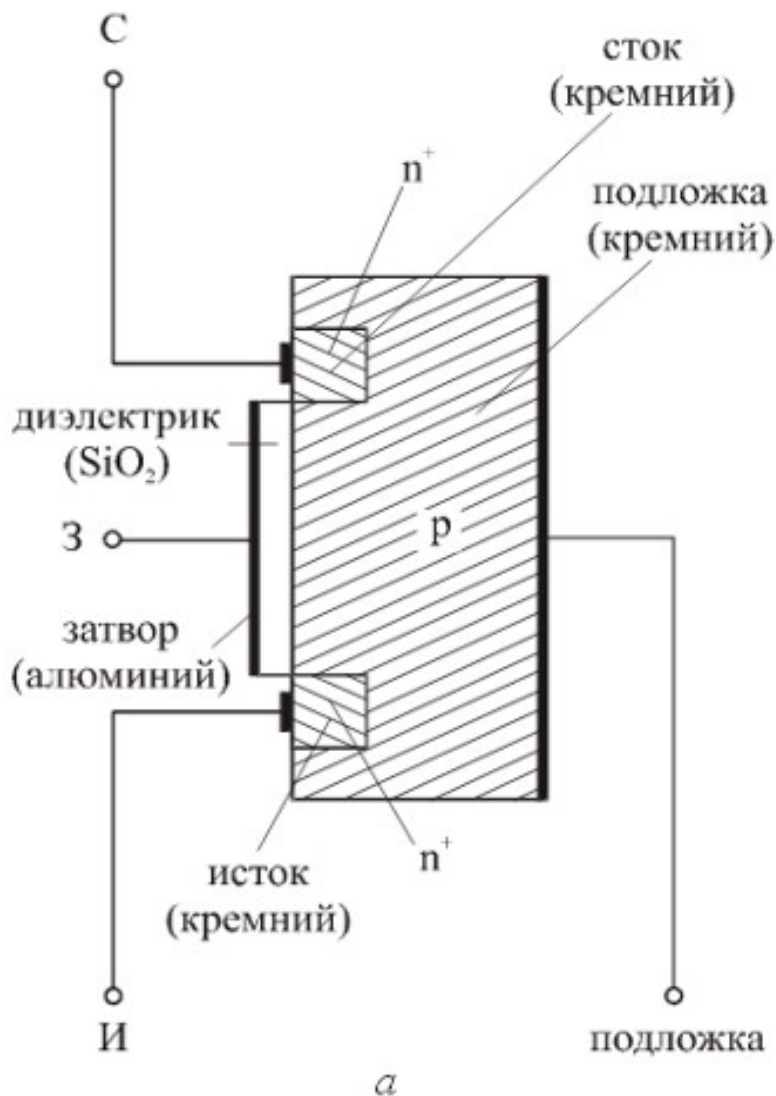
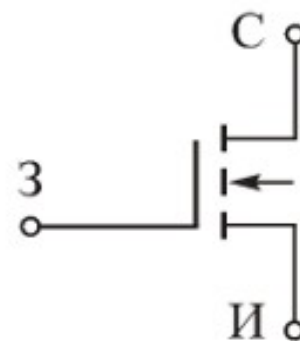
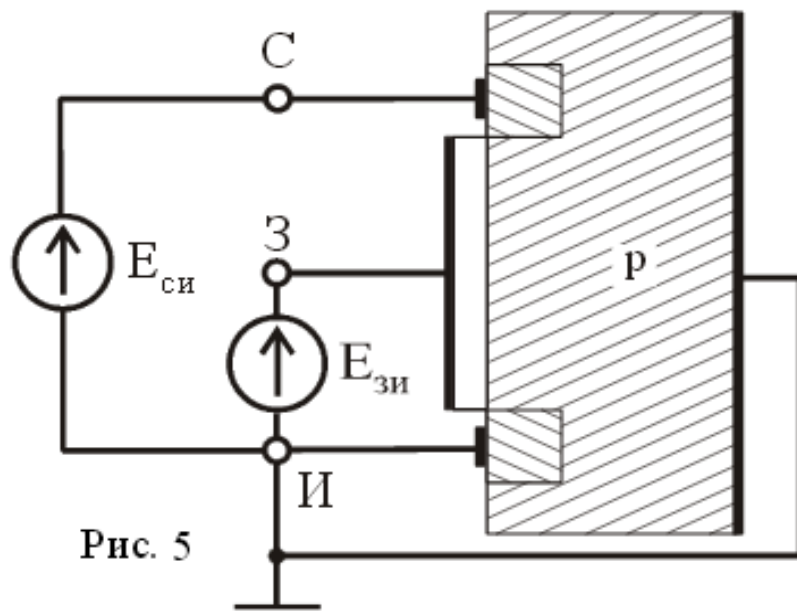


Рис. 4





МОП-транзисторы с индуцированным каналом

От МОП-транзистора с встроенным каналом он отличается тем, что канал возникает только при подаче на затвор напряжения определенной полярности. При нулевом напряжении канал отсутствует. При этом между стоком и истоком включены два обратнo смещенных p - n -перехода. Один p - n -переход образуется на границе между подложкой и стоком, а другой – между подложкой и истоком. Таким образом, при нулевом напряжении на затворе сопротивление между стоком и истоком очень велико, ток стока ничтожно мал и транзистор находится в состоянии отсечки.

Если между затвором и истоком включен источник напряжения (рис. 5), то электрическое поле затвора выталкивает дырки из приповерхностного слоя подложки и притягивает в этот слой электроны. В результате в области подложки, примыкающей к диэлектрику, образуется проводящий канал n -типа. Такой канал называют *индуцированным*. С увеличением положительного напряжения затвор-исток $U_{зи}$ растет концентрация электронов в канале, следовательно, увеличивается его проводимость.

Полевые транзисторы с индуцированным каналом

Если между стоком и истоком приложено положительное напряжение, в индуцированном канале возникает ток стока. Его величина зависит как от напряжения $U_{зи}$, так и от напряжения сток-исток $U_{си}$. Напряжение затвора, при котором появляется заметный ток стока, называют *пороговым* и обозначают U_0 . Пороговое напряжение МОП-транзистора с индуцированным каналом n -типа положительно. Его величина зависит от технологии изготовления и составляет для современных интегральных МОП-транзисторов 0.5–1.0 В.

Чем больше напряжение затвор-исток превышает пороговое, тем большее количество электронов втягивается в канал, увеличивая его проводимость. Если при этом напряжение сток-исток невелико, проводимость канала пропорциональна разности $U_{зи} - U_0$.

Полевые транзисторы с индуцированным каналом

Если напряжение сток-исток превышает *напряжение насыщения* $U_{\text{нас}} = U_{\text{зи}} - U_0$, транзистор переходит в режим насыщения и рост тока прекращается. Объясняется это тем, что напряжение между затвором и поверхностью канала уменьшается в направлении стока. Вблизи истока оно равно $U_{\text{зи}}$, а в окрестности стока – разности $U_{\text{зи}} - U_{\text{си}}$. Поэтому при увеличении напряжения $U_{\text{си}}$ сечение канала уменьшается по направлению к стоку, а его сопротивление увеличивается. При значениях $U_{\text{си}}$, превышающих *напряжение насыщения*, канал перекрывается и ток стока остается практически неизменным. Очевидно, что каждому значению $U_{\text{зи}} > U_0$ соответствует свое значение *напряжения насыщения*.

Полевые транзисторы с индуцированным каналом

Семейство выходных характеристик транзистора с индуцированным каналом показано на рис. 6. На выходных характеристиках можно выделить линейную (триодную) область, области насыщения и отсечки. Граница между линейной областью и областью насыщения показана на рис. 6 пунктиром.

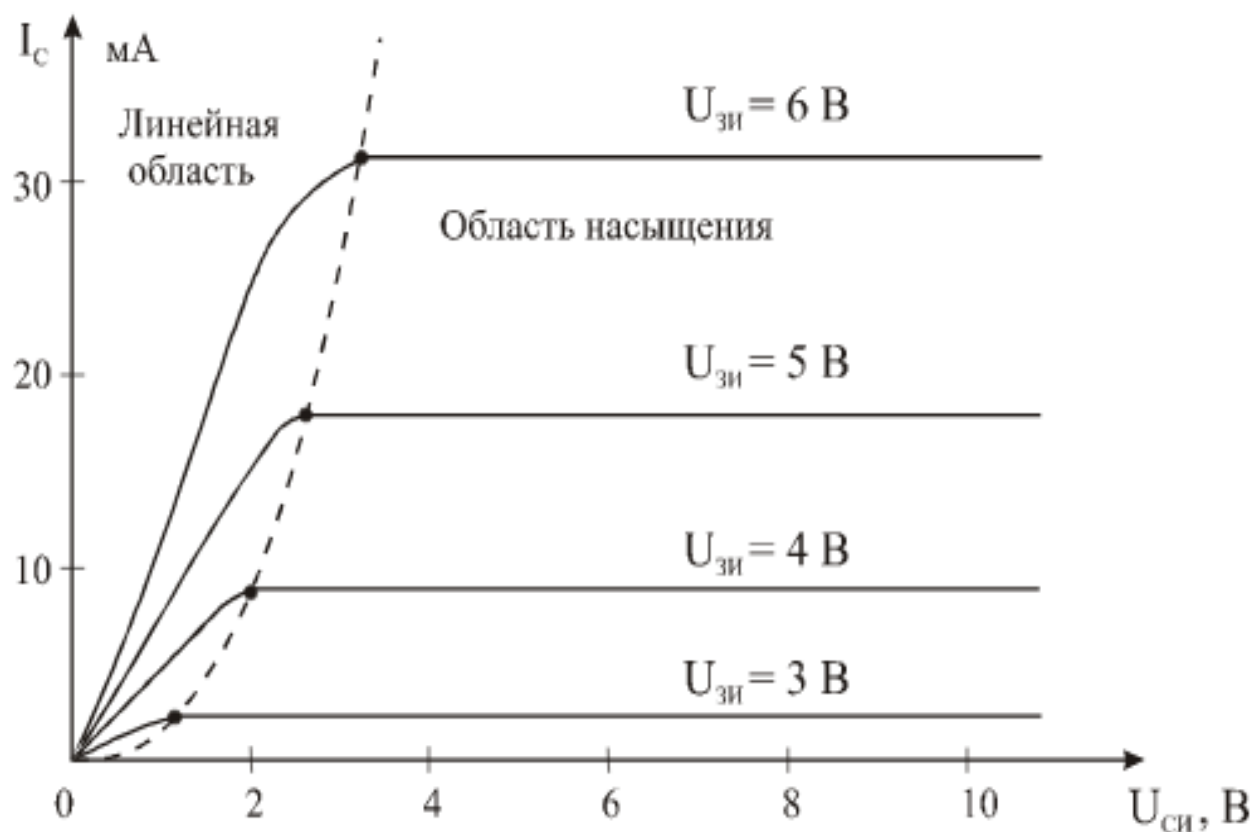


Рис. 6

Полевые транзисторы с индуцированным каналом

В режиме отсечки $U_{зи} < U_0$, $I_c = 0$. Область отсечки расположена ниже ветви выходной характеристики, соответствующей напряжению $U_{зи} = U_0$.

В линейном (триодном) режиме $U_{зи} > U_0$, а напряжение сток-исток не превышает напряжение насыщения

$$U_{си} \leq U_{нас} = U_{зи} - U_0.$$

Режим насыщения МОП-транзистора с индуцированным каналом возникает, когда $U_{зи} > U_0$, а напряжение сток-исток превышает напряжение насыщения

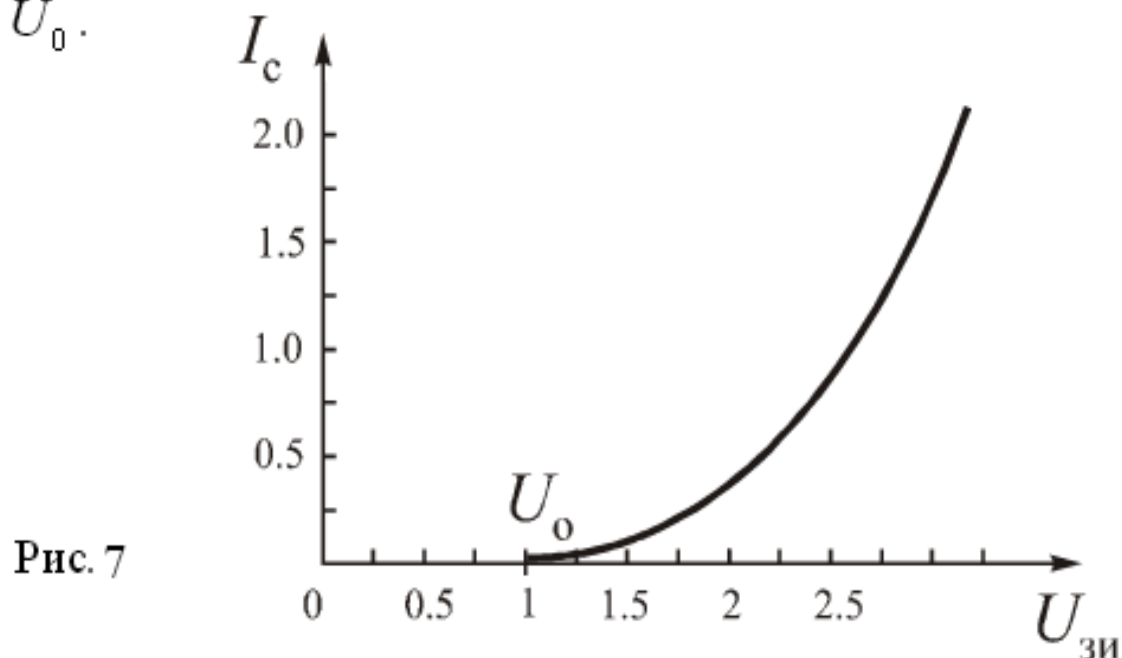
$$U_{си} \geq U_{нас} = U_{зи} - U_0.$$

В области насыщения ветви выходной характеристики расположены почти горизонтально, т. е. ток стока практически не зависит от напряжения $U_{си}$. Таким образом, в режиме насыщения канал МОП-транзистора имеет высокое сопротивление, а транзистор эквивалентен источнику тока, управляемому напряжением затвор-исток.

Область насыщения является рабочей, если транзистор используется для усиления сигналов. Области отсечки и линейная используются, когда транзистор работает в режиме ключа.

Полевые транзисторы с индуцированным каналом

Передаточная характеристика МОП-транзистора с индуцированным каналом показана на рис. 7. При нулевом напряжении на затворе ток стока равен нулю. Заметный ток появляется тогда, когда напряжение затвора превысит пороговое значение U_0 .



Геометрические размеры канала являются важными параметрами МОП-транзистора, определяющими его электрические характеристики. От размеров канала зависит площадь, которую занимает транзистор на кристалле интегральной схемы. Длина канала современных интегральных МОП-транзисторов составляет 0.06–1 мкм, а ширина – 0.2–100 мкм. Толщина диэлектрика, изолирующего затвор от канала, равна 0.002–0.05 мкм.

Полевые транзисторы с индуцированным каналом

МОП-транзисторы с индуцированным каналом являются доминирующими элементами современных сверхбольших интегральных схем (СБИС). Технологии изготовления СБИС принято характеризовать минимальной длиной канала L_{\min} . Стандартными в настоящее время являются технологии, обеспечивающие L_{\min} 0.18 и 0.13 мкм. Впечатляющей является динамика снижения минимальной длины канала МОП-транзисторов: 1.5 мкм – в 1985 году (процессор Intel 286), 1.0 мкм в 1989 (Intel 386), 0.8 мкм – в 1991 (Intel 486), 0.25 мкм – в 1998 (Pentium II), 0.18 мкм – в 1999 (Pentium III), 0.13 мкм – в 2002, 0.065 мкм – в 2006 г. Длину канала МОП-транзисторов становится удобно измерять не в микронах, а в нанометрах (нм). По прогнозам специалистов к 2010 году L_{\min} достигнет величины 32 нм.

Уменьшение геометрических размеров МОП-транзисторов сопровождается снижением рабочих напряжений. Это вызвано следующими причинами. Во-первых, при уменьшении размеров канала уменьшается и толщина диэлектрика, изолирующего затвор от канала. Для исключения вероятности пробоя величину порогового напряжения U_0 снижают. Во-вторых, мощность, потребляемая транзистором, пропорциональна квадрату питающего напряжения. Поэтому величина напряжения питания современных СБИС уменьшается быстрее, чем пороговые напряжения.

Полевые транзисторы с индуцированным каналом

В современной интегральной схемотехнике широко используют полевые транзисторы с каналами обоих типов проводимости. У p -канального МОП-транзистора подложка имеет электронную проводимость, а области стока и истока – дырочную. У таких транзисторов пороговое и рабочие напряжения имеют обратную полярность по сравнению с n -канальным:

$$U_0 < 0, U_{зи} < 0, U_{си} < 0.$$

Электронные схемы, в которых используется сочетание МОП-транзисторов с каналами n - и p -типов, называют *комплементарными* (КМОП). Хотя технология изготовления КМОП-структур сложнее, чем цепей, содержащих только n -канальные транзисторы, наличие транзисторов с каналами разных типов предоставляет разработчикам интегральных схем дополнительные возможности. В настоящее время комплементарные структуры стали преобладающими как в цифровых, так и аналоговых интегральных схемах.

Полевые транзисторы с встроенным каналом

Структура МОП-транзистора с встроенным каналом n -типа показана на рис. 8, а. На рис. 8, б приведено его условное графическое обозначение. Подложка (кристалл кремния p -типа) служит для создания на ней канала n -типа. У МОП-транзисторов имеется дополнительный вывод от подложки. Металлический затвор отделен от полупроводника слоем диэлектрика. Области стока и истока легированы сильнее, чем канал, и обозначены n^+ .

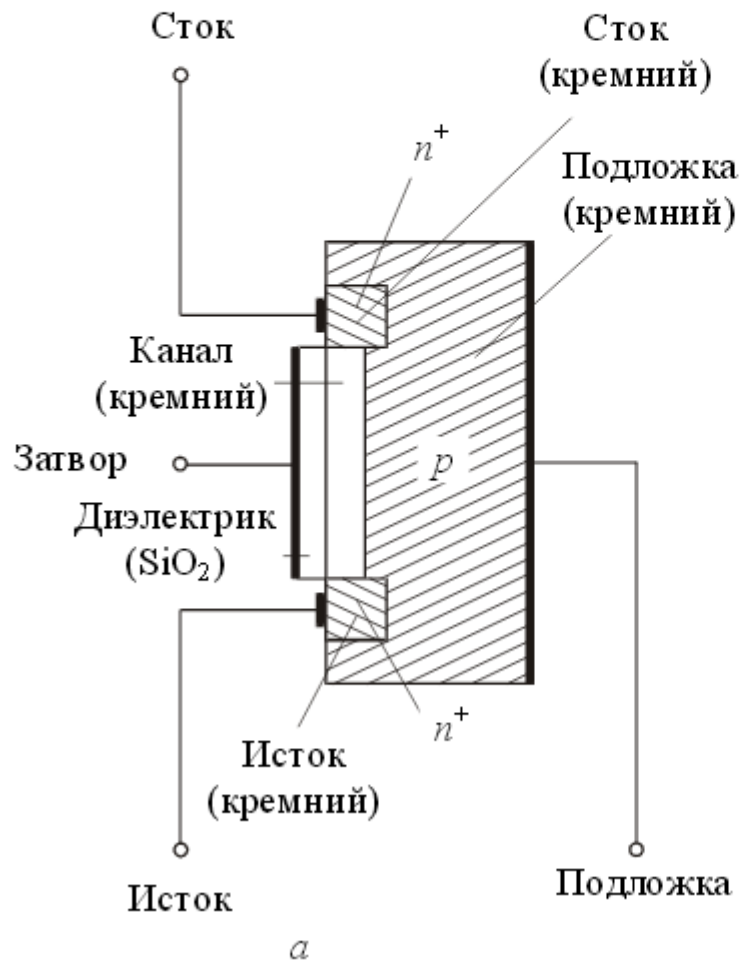
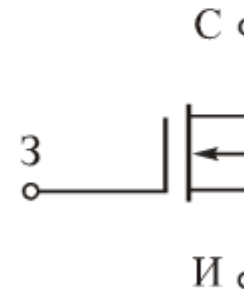


Рис. 8



Полевые транзисторы с встроенным каналом

В качестве диэлектрика используется слой двуокиси кремния толщиной 0.002–0.05 мкм, выращиваемый на поверхности кремния n -типа.

При подаче отрицательного напряжения на затвор металлический электрод затвора заряжается отрицательно. У прилегающей к диэлектрику поверхности канала образуется обедненный слой. Ширина обедненного слоя зависит от напряжения $U_{\text{зи}}$. Такой режим работы МОП-транзистора, когда концентрация носителей в канале меньше равновесной, называют *режимом обеднения*. При некоторой величине отрицательного напряжения $U_{\text{зи}}$ канал полностью перекрывается обедненным слоем и ток прекращается. Это напряжение называют *напряжением отсечки* МОП-транзистора с встроенным каналом и обозначают $U_{\text{отс}}$.

Ток МОП-транзистора с встроенным каналом при нулевом напряжении на затворе имеет ненулевое значение, называемое *начальным* $I_{\text{снач}}$. Если $U_{\text{зи}} > 0$, число электронов в канале увеличивается. Это приводит к увеличению проводимости канала. Такой режим работы транзистора с встроенным каналом, при котором концентрация носителей в канале больше равновесной, называют *режимом обогащения*.

Полевые транзисторы с встроенным каналом

Таким образом, МОП-транзистор с встроенным каналом может работать как в режиме обеднения, так и в режиме обогащения, при положительном напряжении $U_{зи}$. Выходные характеристики МОП-транзистора с встроенным каналом n -типа показаны на рис. 9.

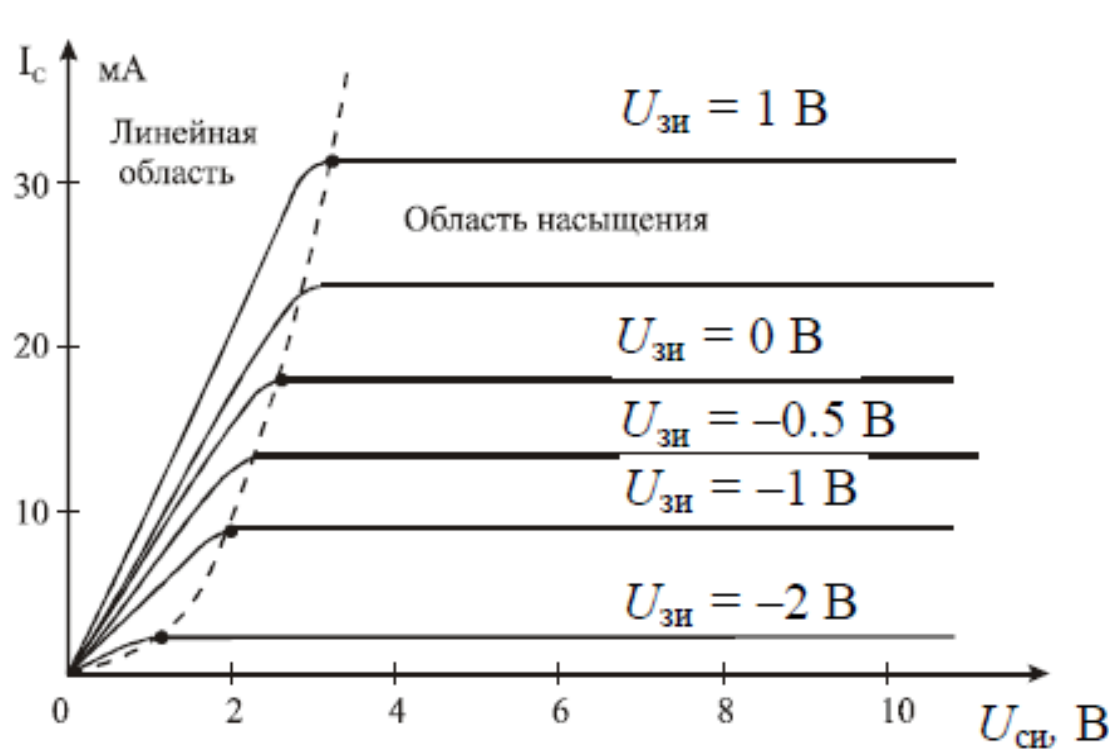


Рис. 9

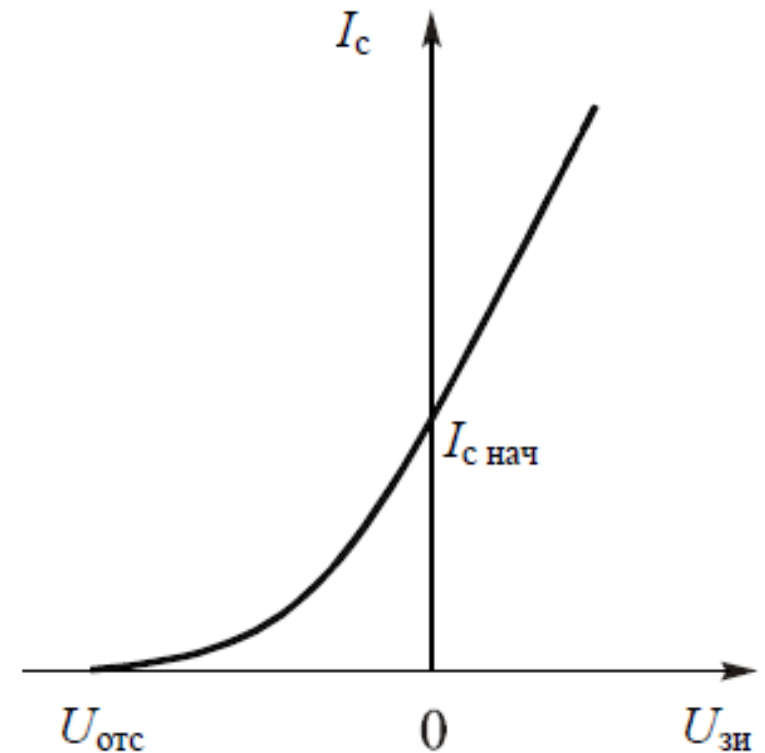


Рис. 10

Передаточная характеристика МОП-транзистора с встроенным каналом показана на рис. 10.

Полевые транзисторы

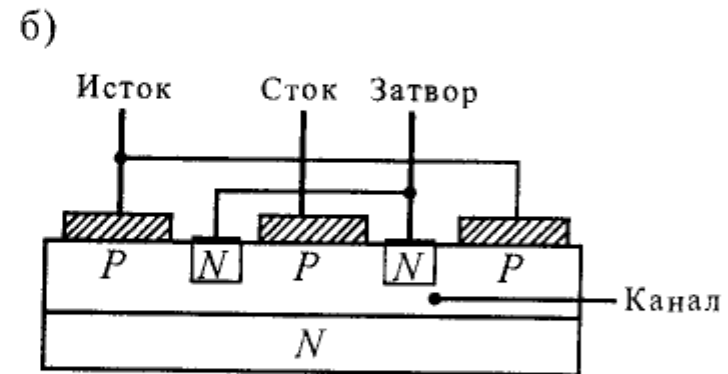
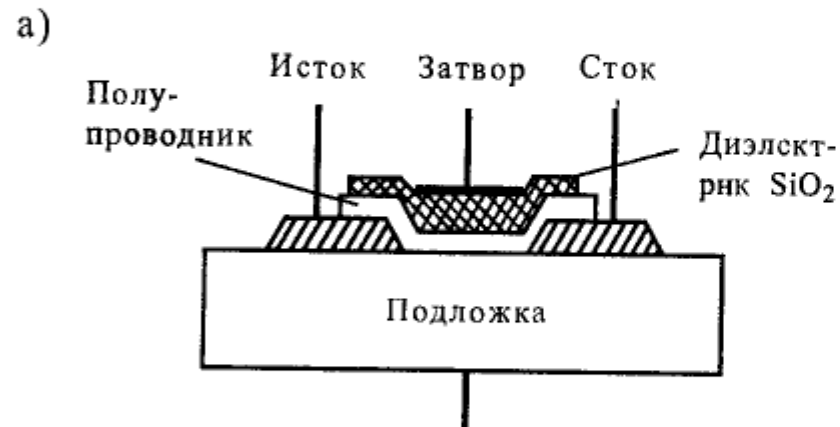
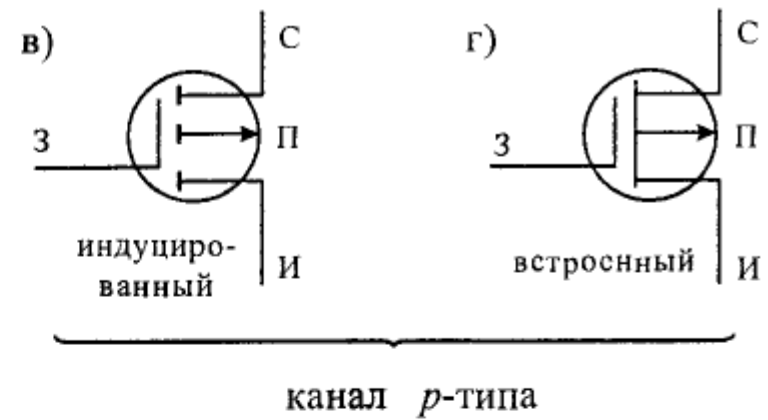
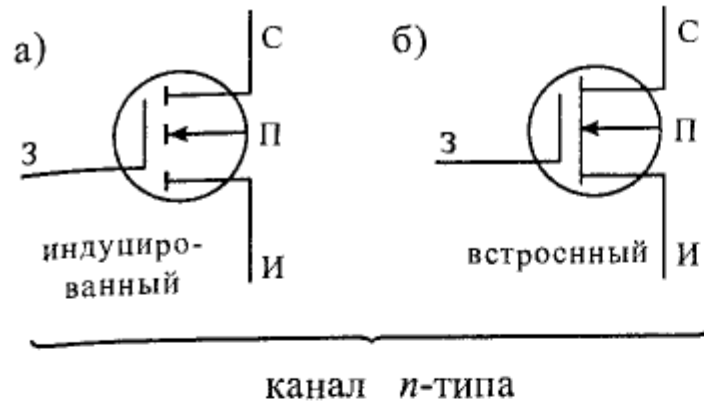
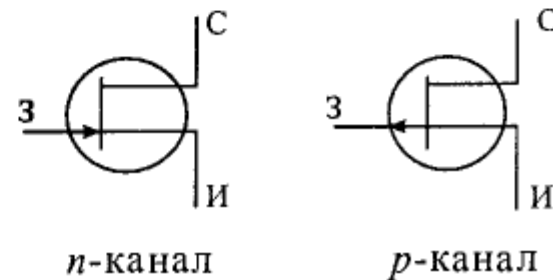


Рис. Устройство униполярного транзистора с изолированным затвором (а) и с управляющим *p-n*-переходом (б)



Динисторы

Динистор - это полупроводниковый прибор, который имеет три р-п-перехода и два вывода, называемые анодом и катодом. Крайняя область р-типа называется анодом, а другая крайняя область п-типа - катодом. Структура и условное графическое обозначение динистора приведено на рис. 1

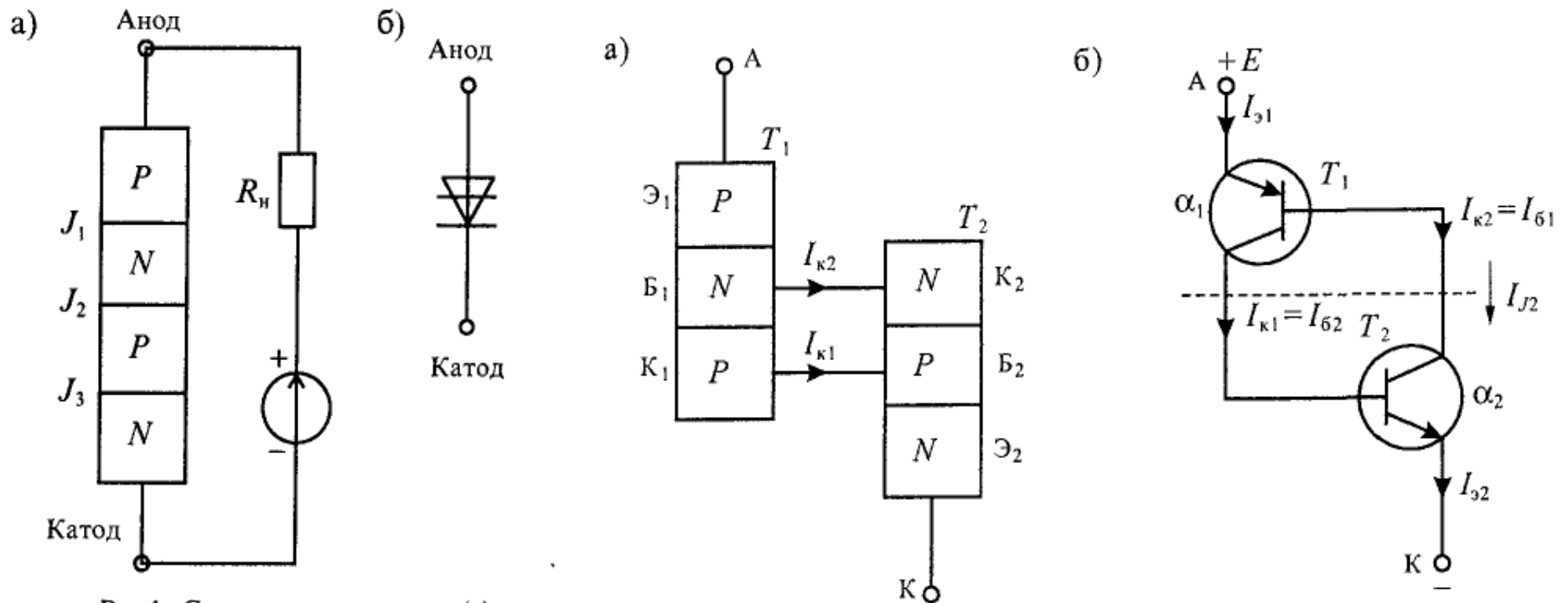


Рис.1. Структура динистора (а) и его схематическое изображение (б)

Деление динистора на две структуры (а) и схема замещения (б)

Динистор

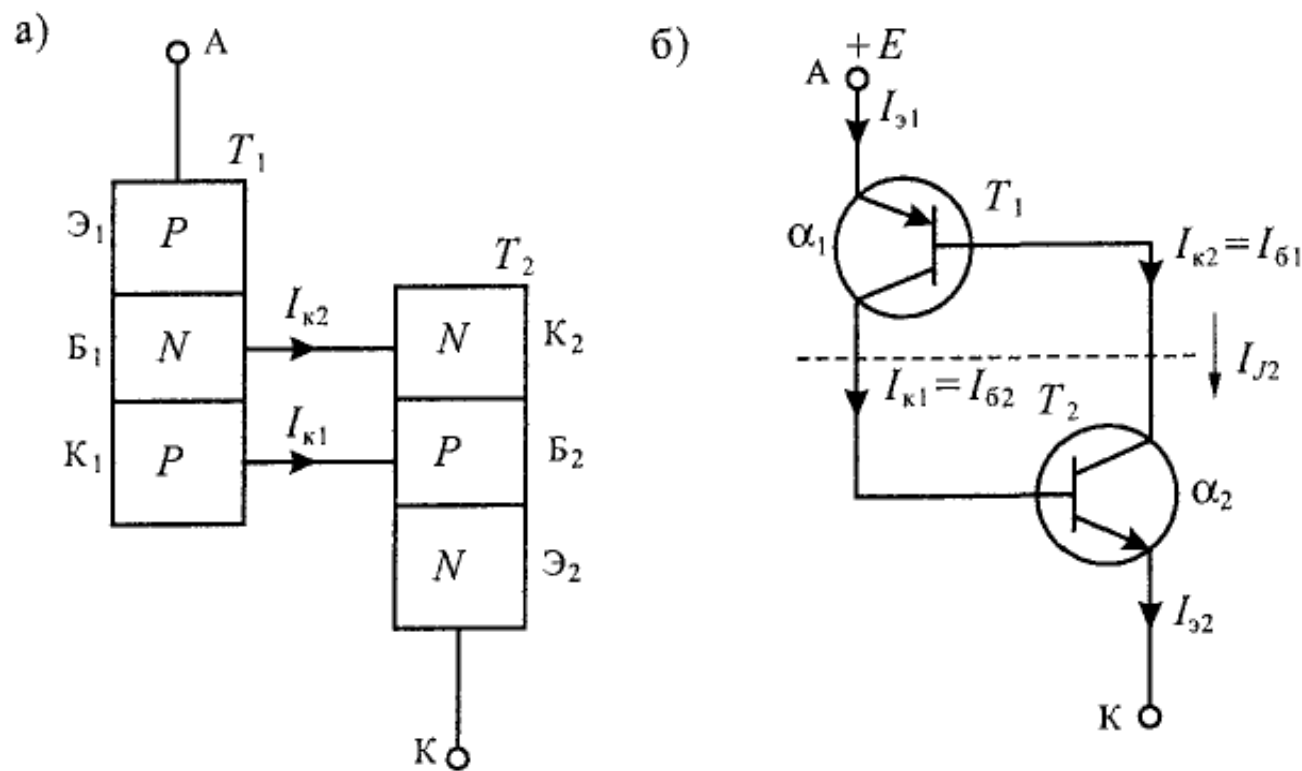


Рис.2. Деление динистора на две структуры (а) и схема замещения (б)

Если на анод подано положительное напряжение по отношению к катоду, то переходы J_1 и J_3 будут смещены в прямом направлении, а переход J_2 — в обратном, поэтому все напряжение источника E будет приложено к переходу J_2 . Примем, что коэффициенты передачи по току эмиттера транзисторов T_1 и T_2 имеют значения α_1 и α_2 соответственно. Пользуясь схемой замещения, приведенной на рис. 2 б, найдем ток через тиристор, равный сумме токов коллекторов обоих транзисторов и тока утечки $I_{к0}$

$$I = \alpha_1 I_{з1} + \alpha_2 I_{з2} + I_{к0} \quad (1)$$

Динистор

Ток через тиристор

$$I = \alpha_1 I_{31} + \alpha_2 I_{32} + I_{к0} \quad (1)$$

Ток во внешней цепи равен $I_{31} = I_{32} = I$, поэтому после подстановки I в (1) найдем

$$I(1 - \alpha_1 - \alpha_2) = I_{к0},$$

откуда получим значение внешнего тока

$$I = \frac{I_{к0}}{1 - (\alpha_1 + \alpha_2)}. \quad (2)$$

Пока выполняется условие $(\alpha_1 + \alpha_2) < 1$ ток в динисторе будет равен $I_{к0}$. Если же сделать $(\alpha_1 + \alpha_2) \geq 1$, то динистор включается и начинает проводить ток. Таким образом, получено условие включения динистора.

Для увеличения коэффициентов передачи тока α_1 или α_2 имеются два способа. По первому способу можно увеличивать напряжение на динисторе. С ростом напряжения при $U = U_{вкл}$ один из транзисторов будет переходить в режим насыщения. Коллекторный ток этого транзистора, протекая в цепи базы второго транзистора, откроет его, а последний, в свою очередь, увеличит ток базы первого. В результате коллекторные токи транзисторов будут лавинообразно нарастать, пока оба транзистора не перейдут в режим насыщения.

Динистор

После включения транзисторов динистор замкнется и ток I будет ограничиваться только сопротивлением внешней цепи. Падение напряжения на открытом приборе меньше 2В, что примерно равно падению напряжения на обычном диоде. Вольт-амперная характеристика динистора приведена на рис. 3 а, а схема импульсного включения изображена на рис. 3 б.

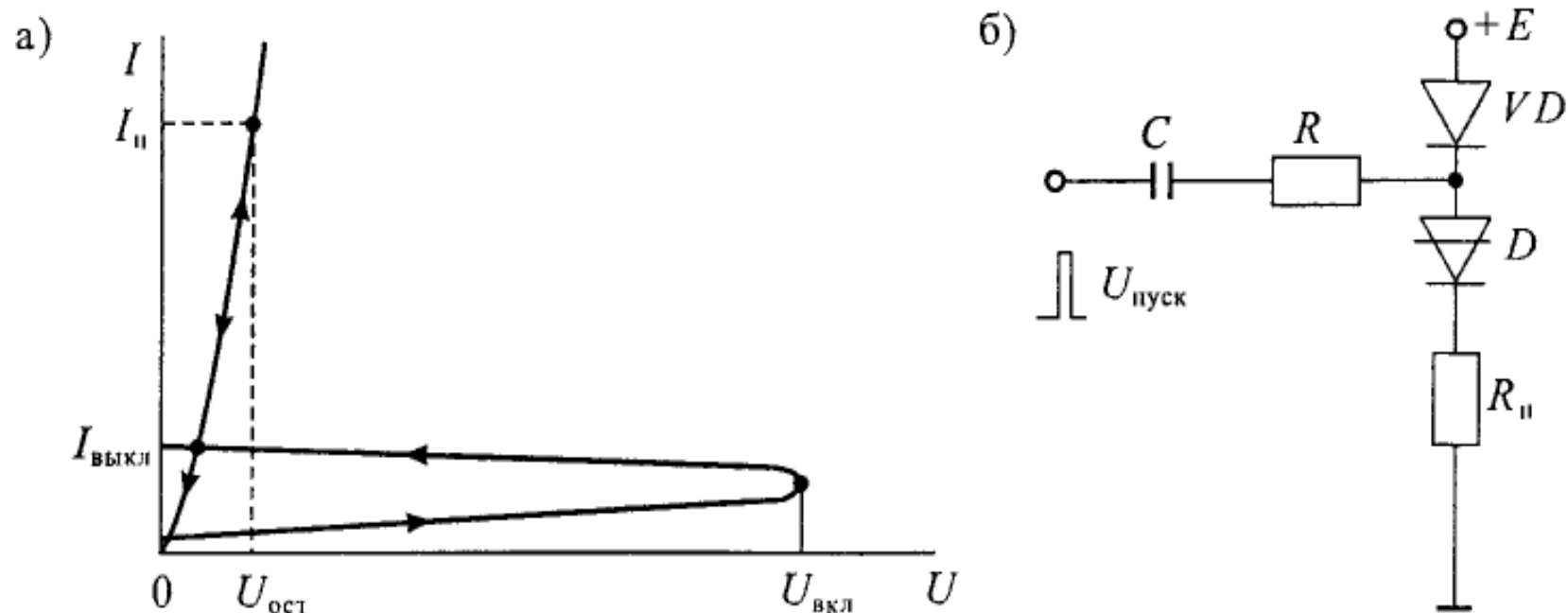


Рис 3. Вольт-амперная характеристика динистора (а) и схема его включения (б)

Выключить динистор можно, понизив ток в нем до значения $I_{\text{выкл}}$ или поменяв полярность напряжения на аноде.

Динистор

Выключить динистор можно, понизив ток в нем до значения $I_{\text{выкл}}$ или поменяв полярность напряжения на аноде. Различные способы выключения динистора приведены на рис. 4. В первой схеме прерывается ток в цепи динистора. Во второй схеме напряжение на динисторе делается равным нулю. В третьей схеме ток динистора понижается до $I_{\text{выкл}}$ включением добавочного резистора $R_{\text{д}}$. В четвертой схеме при замыкании ключа K на анод динистора подается напряжение противоположной полярности при помощи конденсатора C .

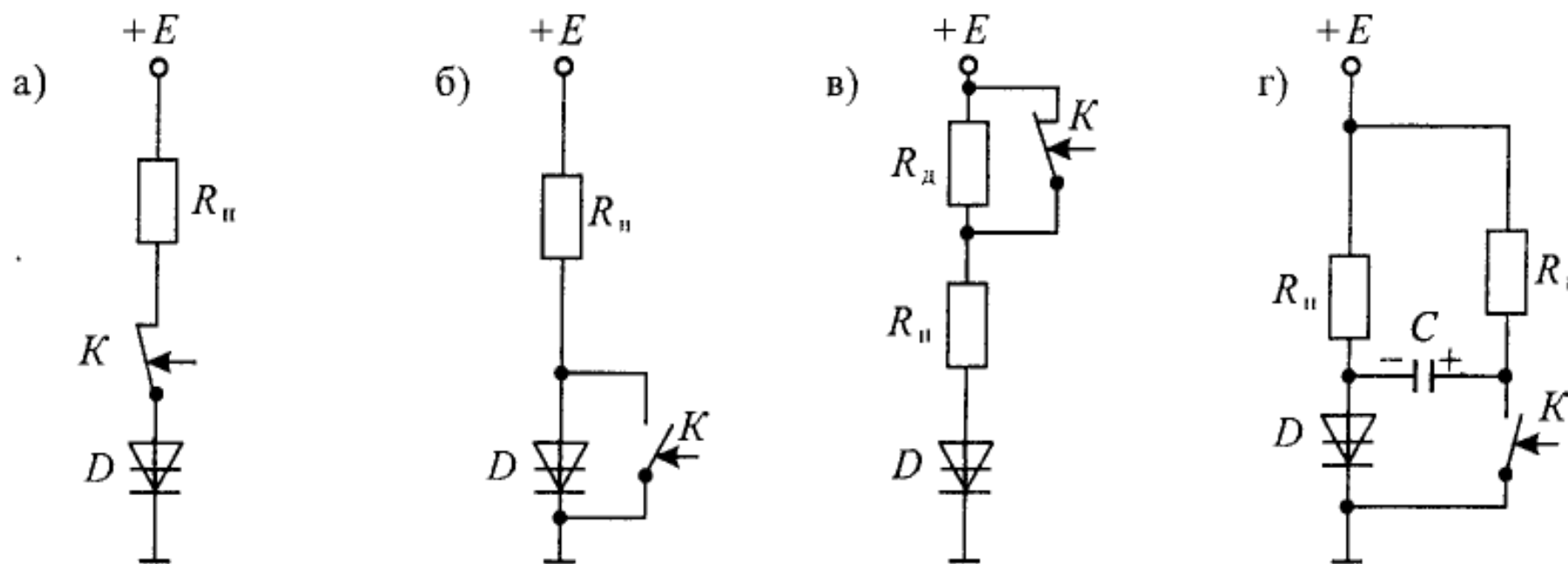
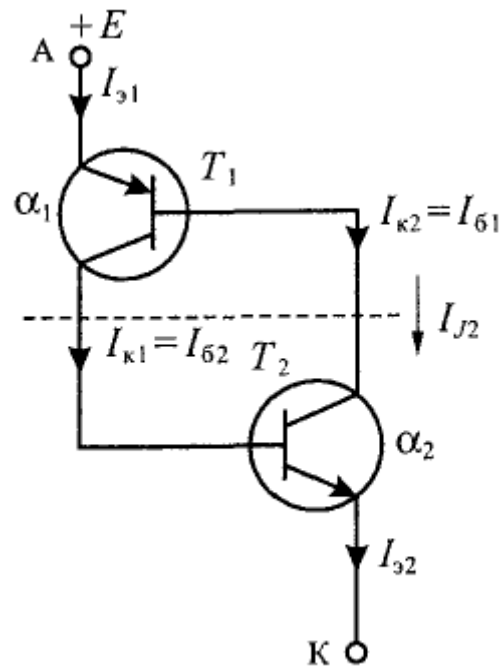


Рис. Схемы выключения динистора: размыканием цепи (а), шунтированием прибора (б), снижением тока анода (в), подачей обратного напряжения (г)

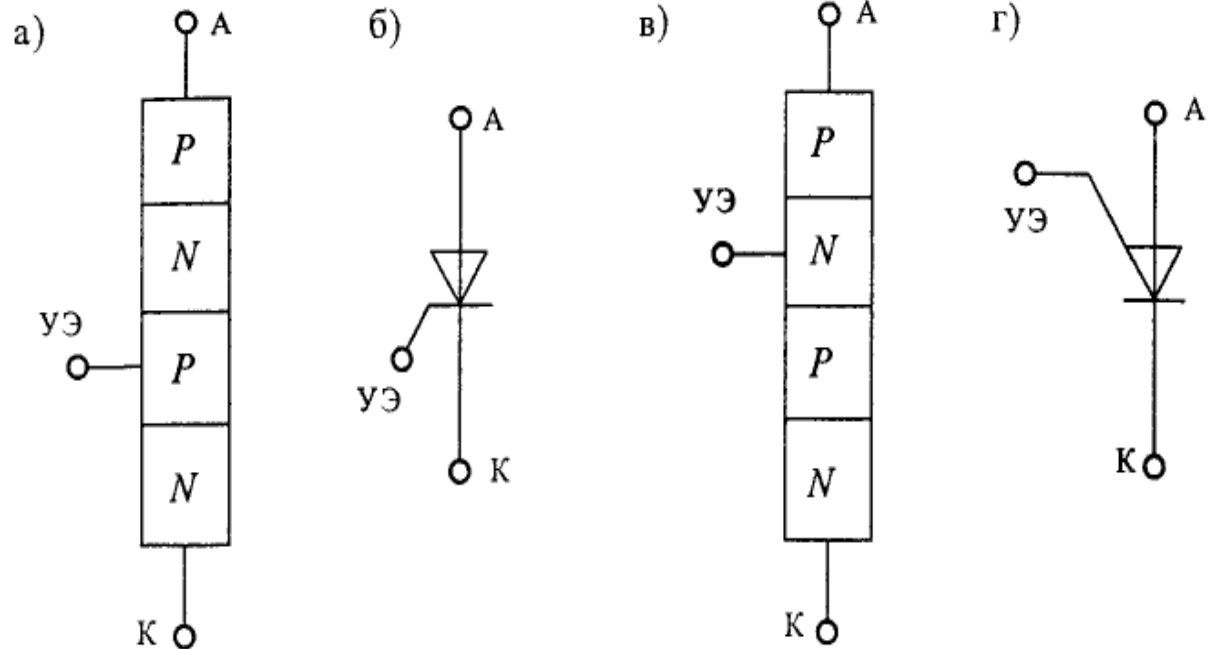
Тиристоры

Суть работы динистора заключается в том, что при прямом включении он не пропускает ток до тех пор, пока напряжение на его выводах не достигнет определённого значения. Значение этого напряжения имеет определённую величину и не может быть изменено. Это связано с тем, что динистор является неуправляемым тиристором – у него нет третьего, управляющего, вывода.



Второй способ включения четырехслойной структуры реализован в тиристоре. Для этого в нем имеется вывод от одной из баз эквивалентных транзисторов T_1 или T_2 .

Если подать в одну из этих баз ток управления, то коэффициент передачи соответствующего транзистора увеличится и произойдет включение тиристора.



Тиристоры

В зависимости от расположения управляющего электрода (УЭ) тиристоры делятся на тиристоры с катодным управлением и тиристоры с анодным управлением. Расположение этих управляющих электродов и схематические обозначения тиристоров приведены на рис. 5.

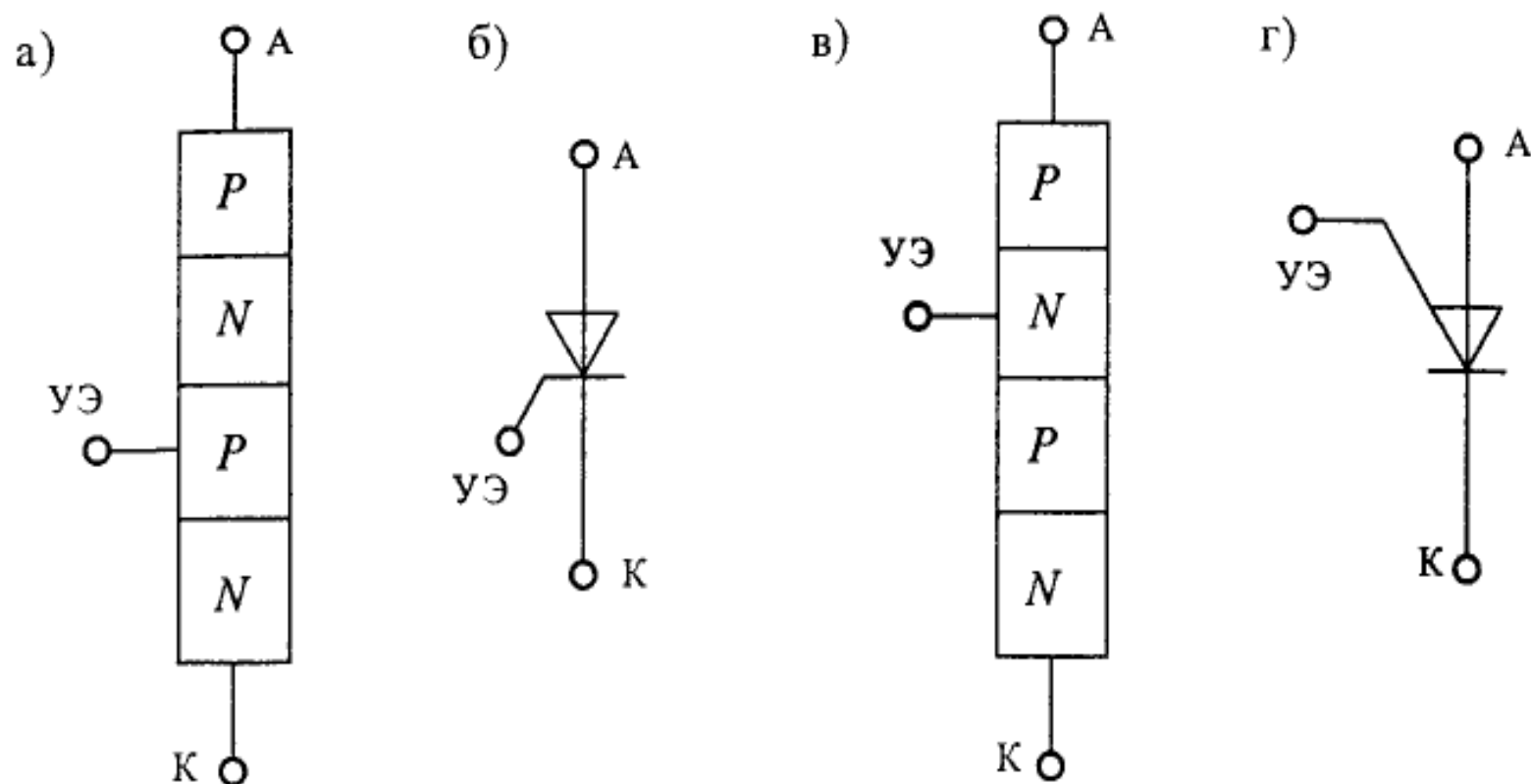


Рис.5. Структура тиристора с катодным управлением (а) и его условное схематическое обозначение (б), структура тиристора с анодным управлением (в) и его условное схематическое обозначение (г)

Тиристоры

Вольт-амперная характеристика тиристора приведена на рис. 6. Она отличается от характеристики динистора тем, что напряжение включения регулируется изменением тока в цепи управляющего электрода. При увеличении тока управления снижается напряжение включения. Таким образом, тиристор эквивалентен динистору с управляемым напряжением включения.

После включения управляющий электрод теряет управляющие свойства и, следовательно, с его помощью выключить тиристор нельзя. Основные схемы выключения тиристора такие же, как и для динистора.

Как динисторы, так и тиристоры подвержены самопроизвольному включению при быстром изменении напряжения на аноде.

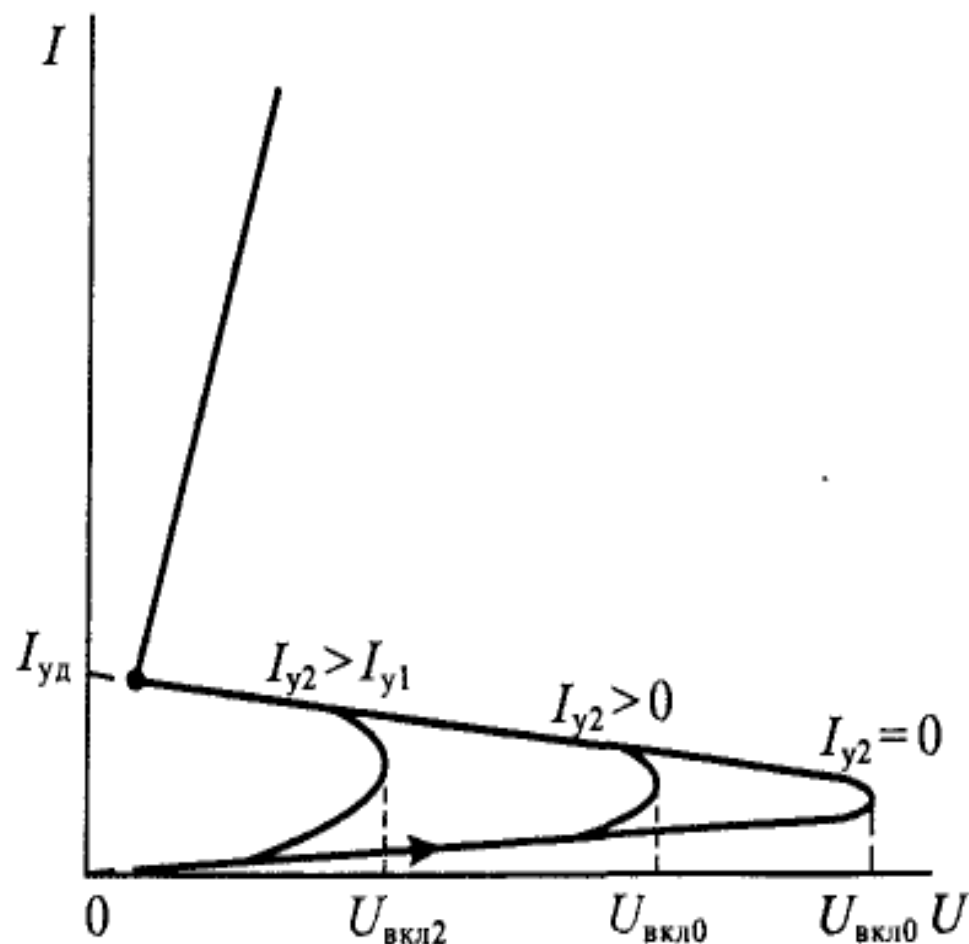


Рис. 6. Вольт-амперные характеристики тиристора

Тиристоры

Эффект dU/dt

При подаче напряжения прямой полярности на анод и катод тиристора со скоростью более некоторой критической $dU/dt > dU_{\text{крит}}/dt$ произойдёт открытие р-п-р-п структуры. Механизм данного эффекта обусловлен наличием паразитной ёмкости анод-управляющий электрод. Данный эффект ограничивает использование тиристоров в высокочастотных схемах, хотя иногда применяется для управления тиристором. Параметр $dU_{\text{крит}}/dt$ указывается в справочниках на каждую модель тиристора.

Эффект di/dt

Если ток, протекающий через тиристор в прямом направлении (в открытом состоянии) будет возрастать со скоростью более некоторой критической $di/dt > di_{\text{крит}}/dt$, то произойдёт разрушение структуры и выход тиристора из строя, что объясняется ограниченным ростом площади протекания носителей, увеличением плотности тока и локальным тепловым пробоем. Параметр $di_{\text{крит}}/dt$ является справочным и указывается в каталогах на каждую модель тиристора.

Современные тиристоры изготавливают на токи от 1 мА до 10 кА; на напряжения от нескольких В до нескольких кВ; скорость нарастания в них прямого тока достигает 10^9 А/с, напряжения — 10^9 В/с, время включения составляет величины от нескольких десятых долей до нескольких десятков мкс, время выключения — от нескольких единиц до нескольких сотен мкс; КПД достигает 99 %. Также следует помнить, что не все тиристоры допускают приложение обратного напряжения, сравнимого с допустимым прямым напряжением.

Симисторы

Симистор — это симметричный тиристор, который предназначен для коммутации в цепях переменного тока. Он может использоваться для создания реверсивных выпрямителей или регуляторов переменного тока. Структура симметричного тиристора приведена на рис. 7.а, а его схематическое обозначение на рис. 7.б. Полупроводниковая структура симистора содержит пять слоев полупроводников с различным типом проводимостей и имеет более сложную конфигурацию по сравнению с тиристором. Вольт-амперная характеристика симистора приведена на рис.8.

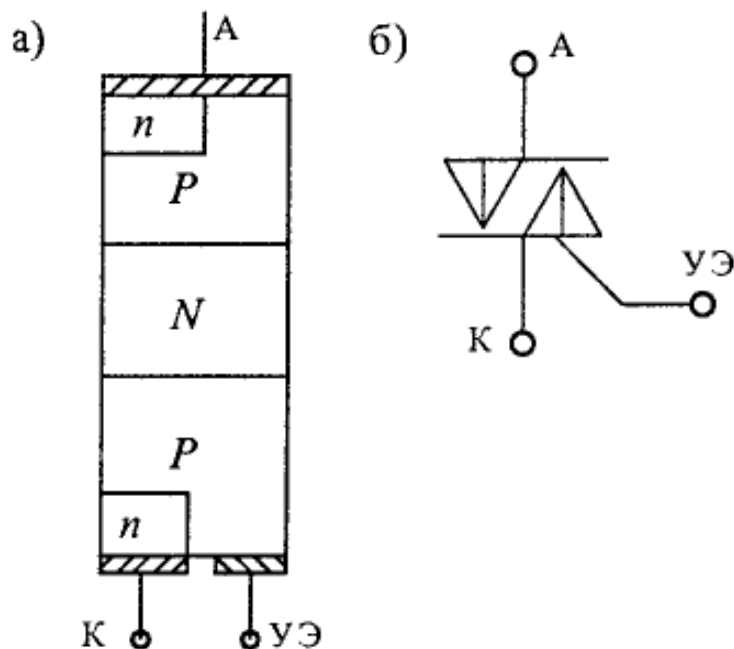


Рис.7. Структура симметричного тиристора (а) и его схематическое изображение (б)

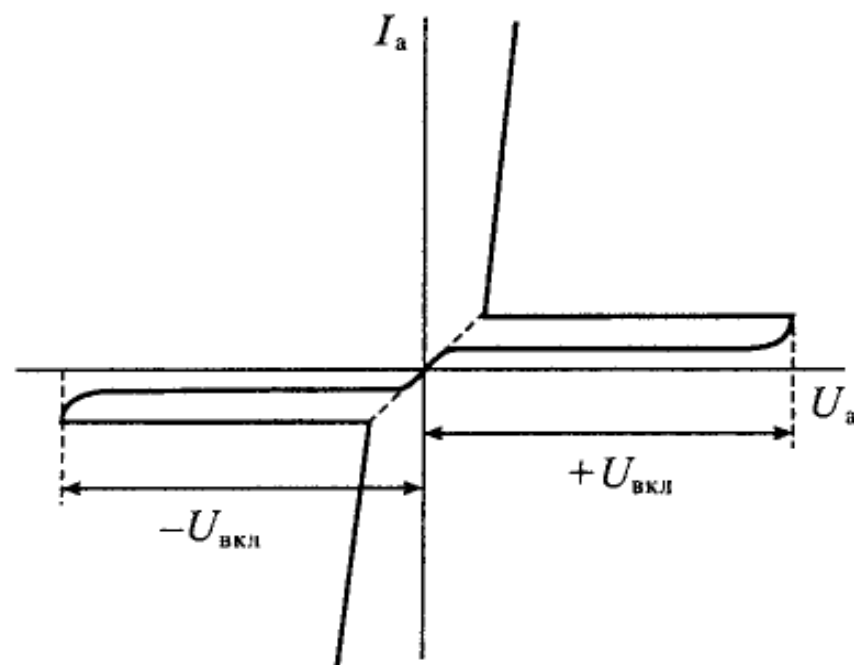
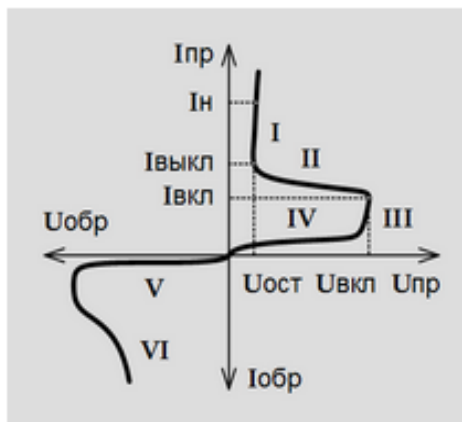


Рис.8. Вольт-амперная характеристика симистора

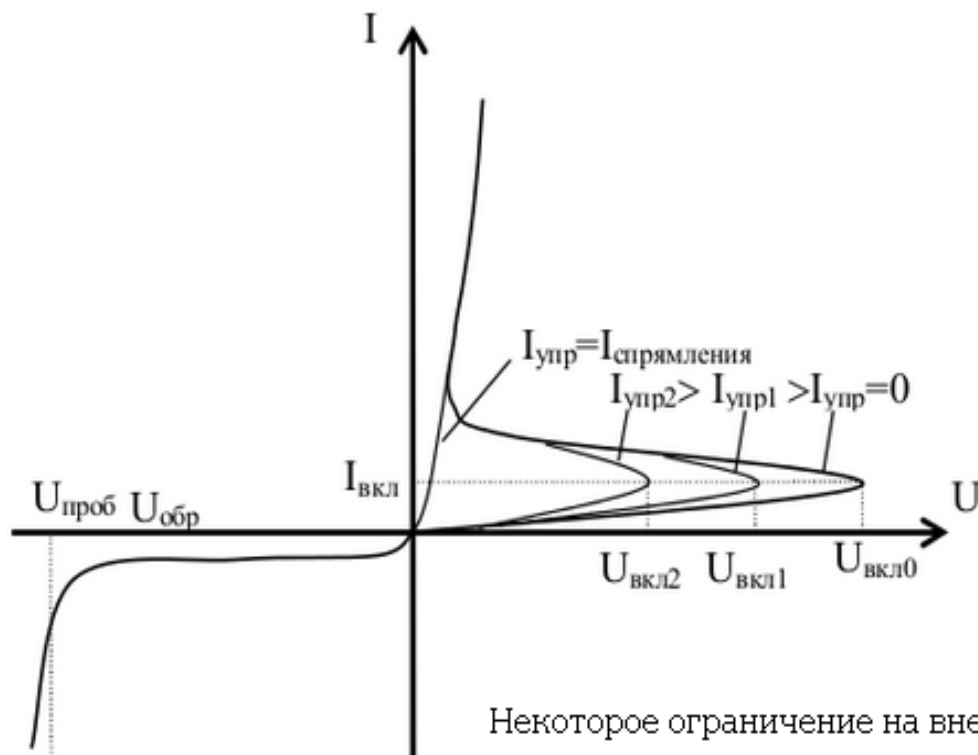
Как следует из вольт-амперной характеристики симистора, прибор включается в любом направлении при подаче на управляющий электрод УЭ положительного импульса управления.

Димистор, тиристор и симистор

Динистором, или, по-другому, диодным тиристором, называют переключательный компонент с двумя выводами, который переходит в открытое состояние при превышении определённого напряжения, которое прикладывают между его выводами.

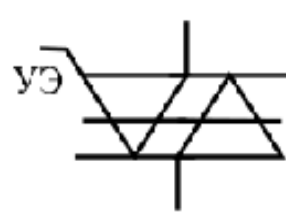
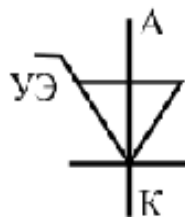
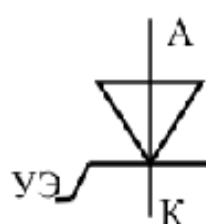


Динисторы применяют в регуляторах и переключателях, чувствительных к изменениям напряжений.



Тринистор, или, иначе, триодный тиристор

Катодный управляющий элемент, анодный.



Симметричный тринистор.

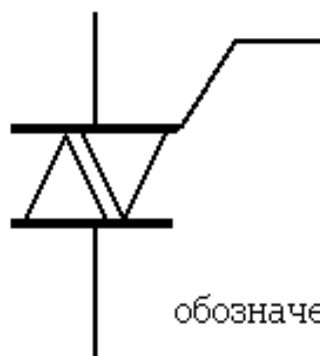
Тринисторы широко применяют в регуляторах мощности, ключевых преобразователях и инверторах и пр.

Некоторое ограничение на внедрение тринисторов накладывает их частичная управляемость.

Димистор, тиристор и симистор

Симисторы, в отличие от обычных тиристоров, проводят ток анод-катод при протекании тока по управляющему электроду, как в прямом направлении, так и в обратном.

Симисторы нашли широкое применение в устройствах регулирования скорости вращения электродвигателей, в системах освещения, в электронагревателях, в преобразовательных установках.



обозначение на схемах

